

# Capitolo 3

## Modelli

**3.1 – La macchina a stati finiti**

**3.2 – La macchina combinatoria**

**3.3 – La macchina asincrona**

**3.4 – La macchina sincrona**

### "ex-or"

L'interruttore "compressivo" è chiuso se sono alti o D1 o D2, ma non entrambi

Il gate "ex-or"

D1	D2	L
alto	alto	spenta
alto	basso	accesa
basso	alto	accesa
basso	basso	spenta

### Due "nor" in retroazione

$V_2 = V_3 = L$   
 $V_4 = V_1 = ?$   
o H o L

### Le due trascodifiche

**ENCODER**

trascod. da 1 su 4 a binario

$x_3, x_2, x_1, x_0$	$y_2, y_1, y_0$
0 0 0 0	0 0 0
0 0 0 1	0 0 1
0 0 1 0	0 1 0
0 0 1 1	0 1 1
0 1 0 0	1 0 0
1 0 0 0	1 0 0

**DECODER**

trascod. da binario a 1 su 4

$y_2, y_1, y_0$	$x_3, x_2, x_1, x_0$
0 0 0	0 0 0 0
0 0 1	0 0 0 1
0 1 0	0 0 1 0
0 1 1	0 0 1 1
1 0 0	0 1 0 0
1 0 1	0 1 0 1
1 1 0	1 0 0 0
1 1 1	1 0 0 0

### La conversione P/S di un byte

Ingresso:  $b_7, b_6, b_5, b_4, b_3, b_2, b_1, b_0$

Uscita:  $b_7, b_6, b_5, b_4, b_3, b_2, b_1, b_0$

Stato:  $(000) (001) (010) (011) (100) (101) (110) (111)$

Contatore con 8 stati

Controller

comportamento

### Il modello del "blocco" o "scatola nera"

Alfabeto d'ingresso → **P** → Alfabeto d'uscita

ingresso dei dati → **P** → uscita dei risultati

**P** ↔ relazione ingresso/uscita o di causa/effetto

↳ trasformazione

↳ temporizzazione

pochi modelli!

struttura

### Regole "elementari" di composizione

a) in serie  $u = M_2(M_1(i))$  **Funzione composta**

Deve operare prima il blocco a sinistra, poi quello a destra.

b) in parallelo  $\begin{cases} u_1 = M_1(i) \\ u_2 = M_2(i) \end{cases}$  **Sistema di funzioni**

I due blocchi operano contemporaneamente.

c) in retroazione  $\begin{cases} u = M_1(i, s) \\ s = M_2(u) \\ u = M_1(i, M_2(u)) \end{cases}$  **Funzione ricorsiva**

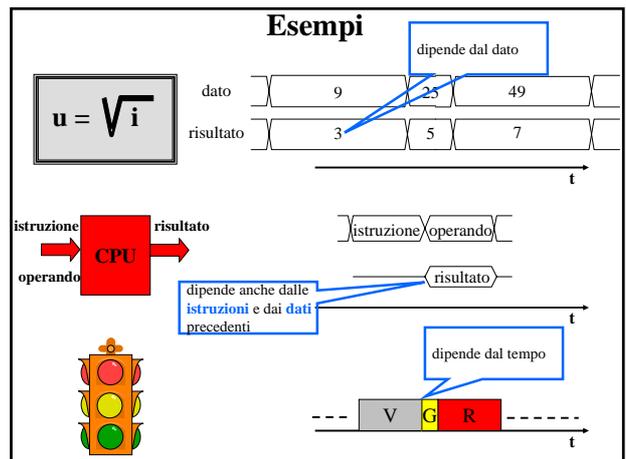
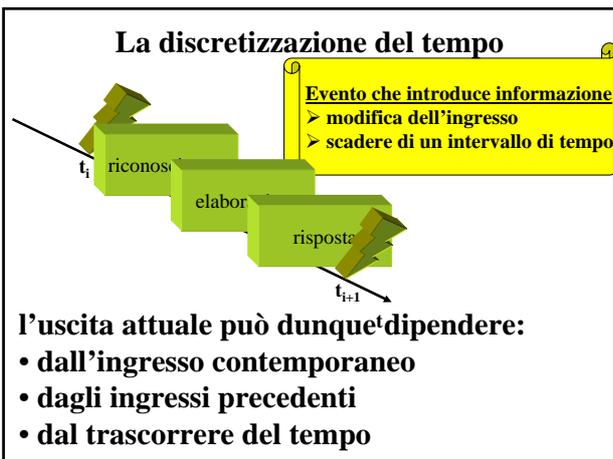
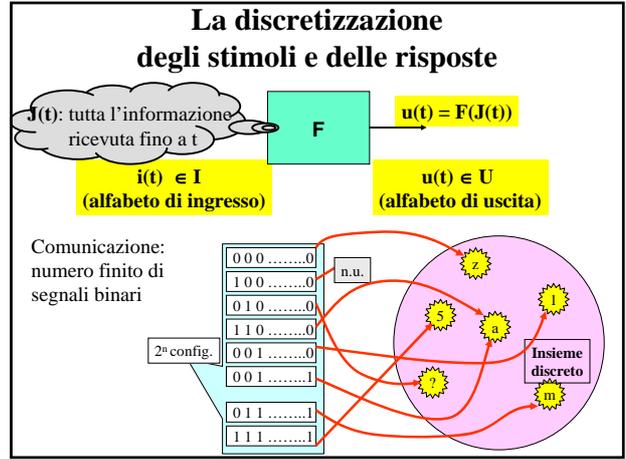
È necessario che l'anello completi un calcolo prima di avviare uno nuovo.

pochi componenti primitivi!

# 3.1

## La macchina a stati finiti

**Digitale è sinonimo di discreto**





### Sequenze di ingressi e di uscite

Indichiamo con  $t_0, t_1, \dots, t_{n-1}, t_n$   
una sequenza finita di istanti in cui si sono verificati degli eventi

l'uscita al generico istante  $t_n$  dipende  
 > dalla sequenza di ingresso  $i(t_0) \Rightarrow i(t_1) \Rightarrow \dots \Rightarrow i(t_{n-1}) \Rightarrow i(t_n)$   
 $u(t_n) = F(i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$

e questo come si esprime??

e  
 > dalla condizione iniziale della macchina  $s(t_0)$ .  
 $u(t_n) = F(s(t_0), i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$

### Lo stato iniziale

$s(t_0) \in S$

Esempio : il percorso di un'auto dipende non solo dai comandi via via dati con volante, freno, acceleratore, ma anche dalla benzina inizialmente nel serbatoio e dallo stato di usura delle gomme.

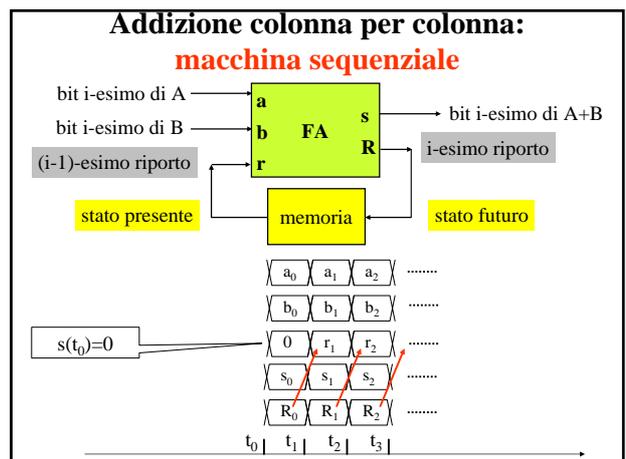
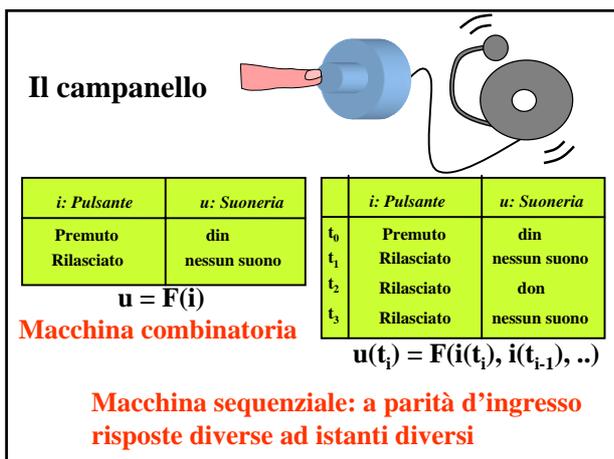
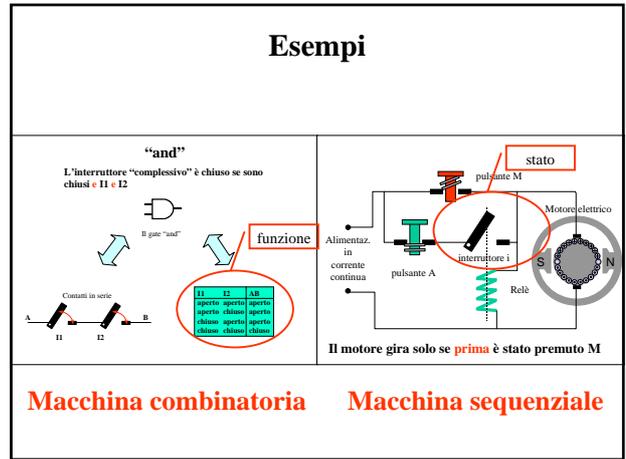
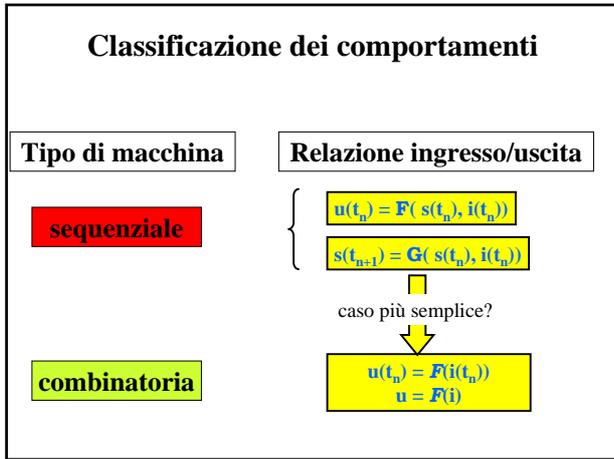
Esempio : Non basta caricare un orologio per avere l'ora esatta. L'ora indicata dipende infatti non solo dal n° di scatti che la molla ha dato alle lancette, ma anche dalla loro posizione iniziale.

Esempi: digitazione del PIN allo sportello Bancomat, posizione del bit in uscita dal convertitore P/S

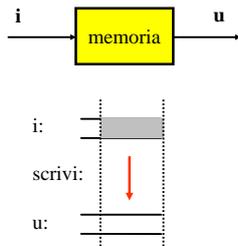
### Sequenze di ingressi, di uscite e di stati

$u(t_0) = F(s(t_0), i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$      $s(t_0) \in S$   
 $s(t_1)$   
 $u(t_1) = F(s(t_1), i(t_1), \dots, i(t_{n-1}), i(t_n))$      $s(t_1) \in S$   
 $s(t_2)$   
⋮  
 $s(t_n)$   
⋮  
 $s(t_{n+1})$

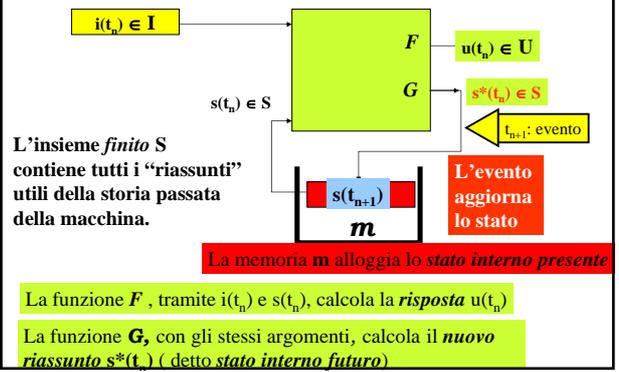
$u(t_n) = F(s(t_n), i(t_n))$      $s(t_n) \in S$  stato interno **presente**  
 $s(t_{n+1}) = G(s(t_n), i(t_n))$      $s(t_{n+1}) \in S$  stato interno **futuro**



## La memoria: macchina sequenziale



## La struttura della macchina a stati finiti



## La FSM (Finite State Machine)

Sistema matematico

$M = \{I, U, S, F, G\}$

formato da 3 INSIEMI

$I: \{i_1, i_2, \dots, i_n\}$  alfabeto di ingresso

$U: \{u_1, u_2, \dots, u_m\}$  alfabeto di uscita

$S: \{s_1, s_2, \dots, s_k\}$  insieme degli stati

e da 2 FUNZIONI

$F: S \times I \rightarrow U$  funzione di uscita

$G: S \times I \rightarrow S$  funzione di aggiornamento dello stato interno

Nella realizzazione occorre una MEMORIA

che mantenga il "vecchio stato"  $s$  fino a quando non è necessario sostituirlo con il "nuovo stato"  $s^*$

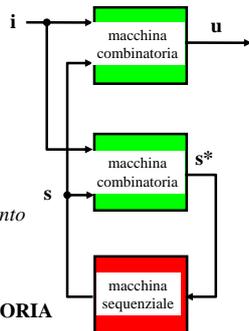
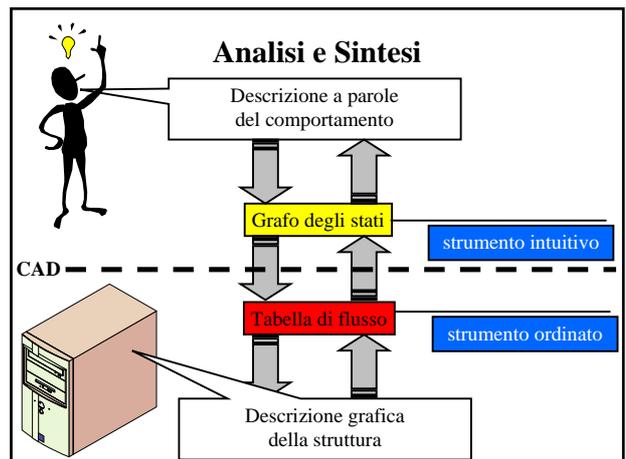
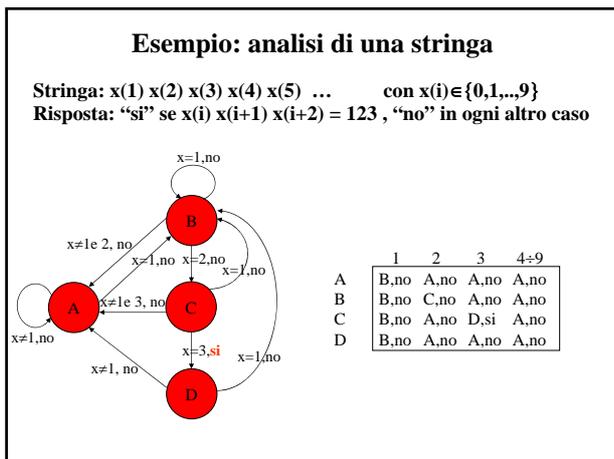
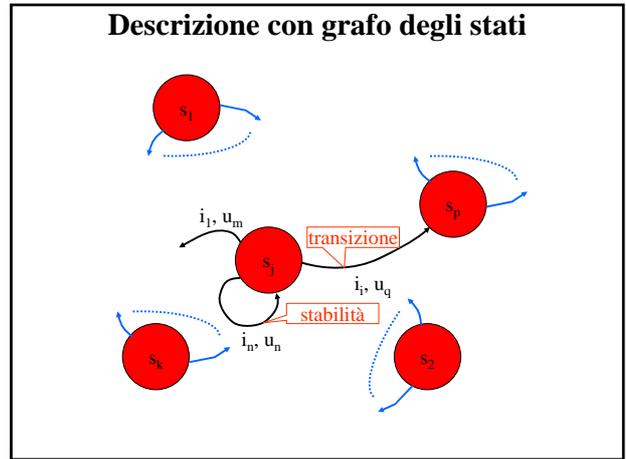
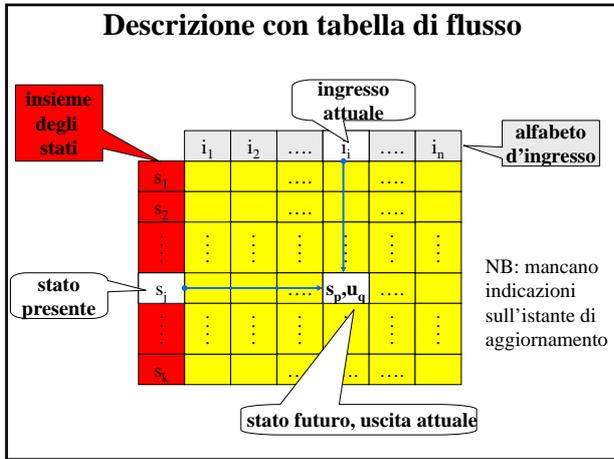
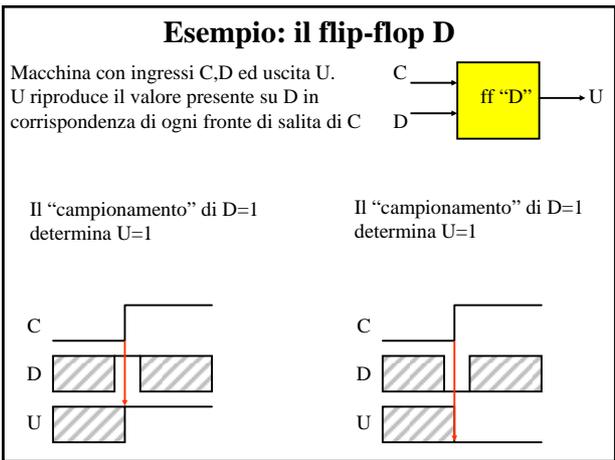
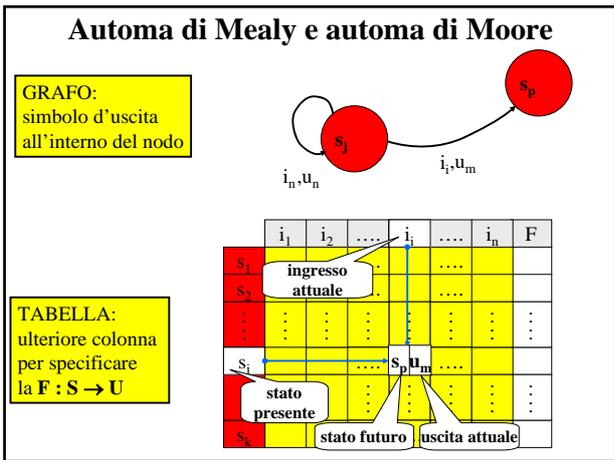
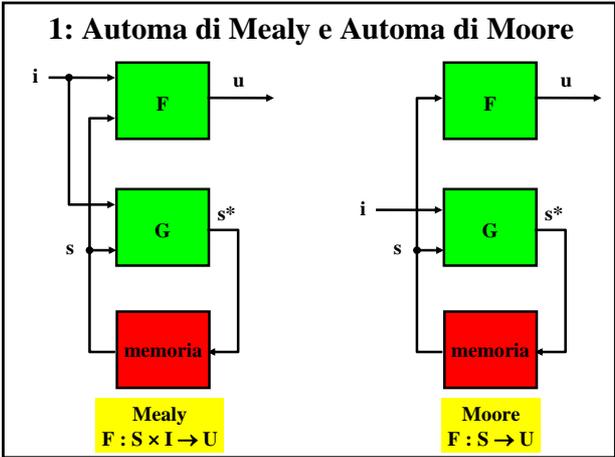
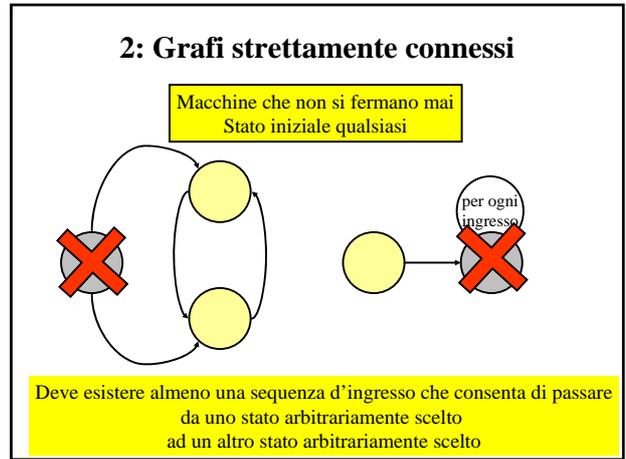
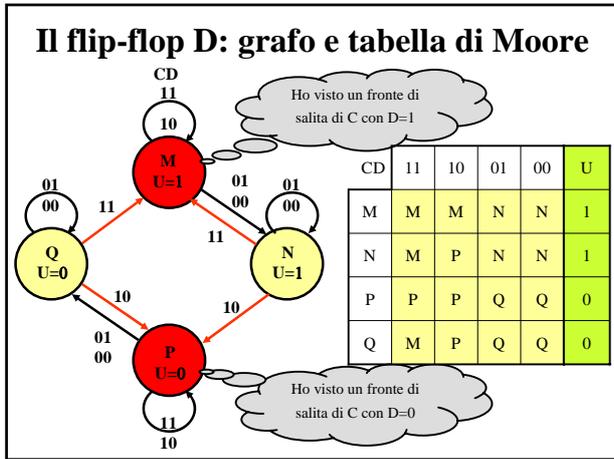


Tabella di flusso  
e  
Grafo degli stati



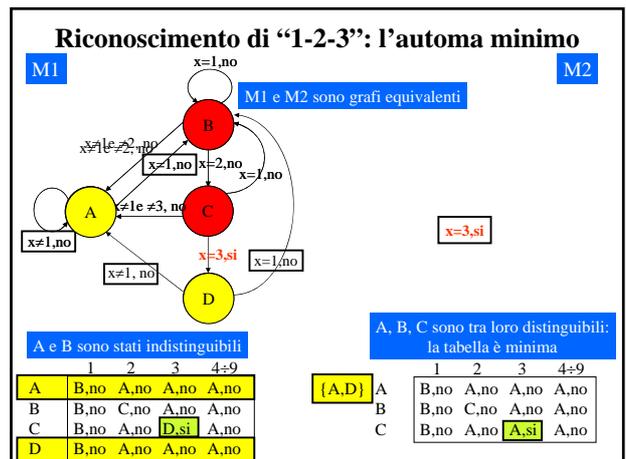


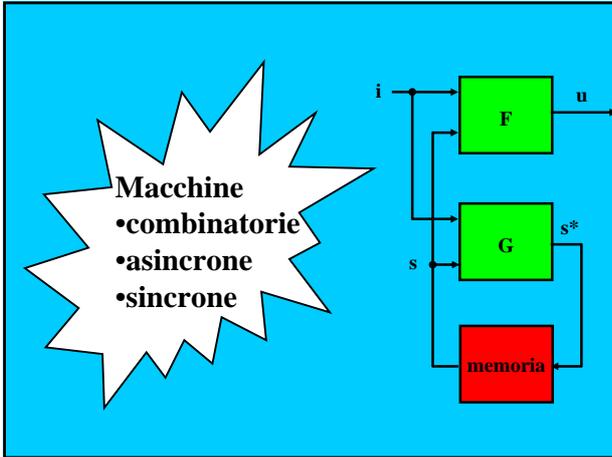


### 3: Stati indistinguibili e Automi equivalenti

La descrizione con un automa di un comportamento sequenziale **non è unica**

- **Stati indistinguibili:** due o più stati a partire dai quali, per ogni possibile sequenza d'ingresso, si ottengono **sequenze d'uscita identiche**
- **Automi equivalenti:** automi che descrivono lo stesso comportamento con **differente numero di stati interni**
- **Automa minimo:** automa i cui stati interni sono tutti tra loro **distinguibili**





### Esempi

Il relè ad autoritenuta è una macchina **asincrona**:  
 MARCIA, finché è premuto, produce passaggio di corrente  
 ARRESTO, finché è premuto, impedisce il passaggio di corrente  
 MARCIA e ARRESTO, finché non sono premuti, determinano  
 o passaggio o assenza di corrente.  
 N.B. due effetti per una sola causa, quindi è una macchina sequenziale;  
 la durata dell'ingresso non influisce, quindi è una macchina asincrona

Il semaforo è una **macchina sincrona**:  
 Il GIALLO sostituisce il VERDE solo dopo che è trascorsa una  
 prefissata quantità di tempo.  
 Il ROSSO sostituisce il GIALLO solo dopo che è trascorsa una  
 prefissata quantità di tempo.  
 Il VERDE sostituisce il ROSSO solo dopo che è trascorsa una  
 prefissata quantità di tempo.  
 N.B. effetti diversi a istanti successivi e senza modifica  
 dell'ingresso, quindi è una macchina sequenziale sincrona

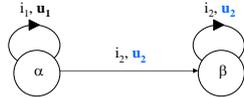
### Macchine asincrone e sincrone

**Macchina asincrona** - Lo stato e l'uscita possono cambiare solo se cambia l'ingresso.  
 La "durata" dell'ingresso non produce informazione.  
 Ogni stato diventa "stabile" per l'ingresso che lo ha causato  
 " se  $s^*=G(s,i)$  allora anche  $s^*=G(s^*,i)$ "

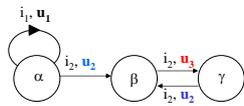
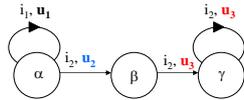
**Macchina sincrona** - Lo stato e l'uscita possono cambiare solo allo scadere di un prefissato intervallo di tempo  $T_0$   
 (istanti di sincronismo  $t = T_0, 2T_0, 3T_0, \dots$ ).  
 Ipotesi: durante l'intervallo l'ingresso è costante  
 $u^n = F(s^n, i^n)$   
 $s^{n+1} = s^{*n} = G(s^n, i^n)$   
 L'intervallo compreso tra due successivi istanti di sincronismo è l'unità di misura del tempo.

### Grafo di comportamenti asincroni e sincroni

Macchina asincrona: ogni nuovo ingresso produce subito una stabilità e genera quindi un solo nuovo simbolo d'uscita

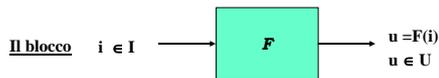


Macchina sincrona: un nuovo ingresso produce una sequenza, finita o periodica, di transizioni di stato e di simboli d'uscita



### Macchina combinatoria "ideale": la funzione

Elaborazione combinatoria: per ogni  $i \in I$  esiste un solo  $u \in U$  che gli corrisponde. **NON c'è MEMORIA, NON c'è RETROAZIONE**



<p><b>Encoder e Decoder</b></p> <table border="1"> <caption>Encoder Truth Table</caption> <thead> <tr><th><math>x_3, x_2, x_1, x_0</math></th><th><math>y_2, y_1</math></th></tr> </thead> <tbody> <tr><td>0000</td><td>000</td></tr> <tr><td>0001</td><td>001</td></tr> <tr><td>0010</td><td>010</td></tr> <tr><td>0011</td><td>011</td></tr> <tr><td>1000</td><td>100</td></tr> <tr><td>1001</td><td>101</td></tr> <tr><td>1100</td><td>110</td></tr> <tr><td>1101</td><td>111</td></tr> </tbody> </table> <table border="1"> <caption>Decoder Truth Table</caption> <thead> <tr><th><math>y_2, y_1</math></th><th><math>x_3, x_2, x_1, x_0</math></th></tr> </thead> <tbody> <tr><td>00</td><td>0000</td></tr> <tr><td>01</td><td>0001</td></tr> <tr><td>10</td><td>0010</td></tr> <tr><td>11</td><td>0011</td></tr> <tr><td>00</td><td>1000</td></tr> <tr><td>01</td><td>1001</td></tr> <tr><td>10</td><td>1010</td></tr> <tr><td>11</td><td>1011</td></tr> </tbody> </table>	$x_3, x_2, x_1, x_0$	$y_2, y_1$	0000	000	0001	001	0010	010	0011	011	1000	100	1001	101	1100	110	1101	111	$y_2, y_1$	$x_3, x_2, x_1, x_0$	00	0000	01	0001	10	0010	11	0011	00	1000	01	1001	10	1010	11	1011	<p><b>Full Adder</b></p> <table border="1"> <thead> <tr><th><math>a, b, c</math></th><th><math>s, c</math></th></tr> </thead> <tbody> <tr><td>000</td><td>00</td></tr> <tr><td>001</td><td>01</td></tr> <tr><td>010</td><td>01</td></tr> <tr><td>011</td><td>10</td></tr> <tr><td>100</td><td>10</td></tr> <tr><td>101</td><td>11</td></tr> <tr><td>110</td><td>11</td></tr> <tr><td>111</td><td>00</td></tr> </tbody> </table>	$a, b, c$	$s, c$	000	00	001	01	010	01	011	10	100	10	101	11	110	11	111	00
$x_3, x_2, x_1, x_0$	$y_2, y_1$																																																						
0000	000																																																						
0001	001																																																						
0010	010																																																						
0011	011																																																						
1000	100																																																						
1001	101																																																						
1100	110																																																						
1101	111																																																						
$y_2, y_1$	$x_3, x_2, x_1, x_0$																																																						
00	0000																																																						
01	0001																																																						
10	0010																																																						
11	0011																																																						
00	1000																																																						
01	1001																																																						
10	1010																																																						
11	1011																																																						
$a, b, c$	$s, c$																																																						
000	00																																																						
001	01																																																						
010	01																																																						
011	10																																																						
100	10																																																						
101	11																																																						
110	11																																																						
111	00																																																						
<p><b>Full Subtractor</b></p> <table border="1"> <thead> <tr><th><math>a, b, b_1</math></th><th><math>d, p</math></th></tr> </thead> <tbody> <tr><td>000</td><td>00</td></tr> <tr><td>001</td><td>11</td></tr> <tr><td>010</td><td>01</td></tr> <tr><td>011</td><td>10</td></tr> <tr><td>100</td><td>11</td></tr> <tr><td>101</td><td>00</td></tr> <tr><td>110</td><td>00</td></tr> <tr><td>111</td><td>11</td></tr> </tbody> </table>	$a, b, b_1$	$d, p$	000	00	001	11	010	01	011	10	100	11	101	00	110	00	111	11	<p><b>Il Multiplexer a due vie</b></p> <table border="1"> <thead> <tr><th><math>s, i_0, i_1</math></th><th><math>u</math></th></tr> </thead> <tbody> <tr><td>000</td><td>0</td></tr> <tr><td>001</td><td>0</td></tr> <tr><td>010</td><td>1</td></tr> <tr><td>011</td><td>1</td></tr> <tr><td>100</td><td>0</td></tr> <tr><td>101</td><td>0</td></tr> <tr><td>110</td><td>1</td></tr> <tr><td>111</td><td>1</td></tr> </tbody> </table> <p>se <math>a=0</math> allora <math>u=i_0</math> altrimenti <math>u=i_1</math></p>	$s, i_0, i_1$	$u$	000	0	001	0	010	1	011	1	100	0	101	0	110	1	111	1																		
$a, b, b_1$	$d, p$																																																						
000	00																																																						
001	11																																																						
010	01																																																						
011	10																																																						
100	11																																																						
101	00																																																						
110	00																																																						
111	11																																																						
$s, i_0, i_1$	$u$																																																						
000	0																																																						
001	0																																																						
010	1																																																						
011	1																																																						
100	0																																																						
101	0																																																						
110	1																																																						
111	1																																																						

### Descrizione del comportamento

**La tabella**

i: var. indipendente  
u: var. dipendente

i	u = F(i)
a <sub>1</sub>	b <sub>2</sub>
a <sub>2</sub>	b <sub>3</sub>
a <sub>3</sub>	b <sub>2</sub>
a <sub>4</sub>	b <sub>3</sub>
a <sub>5</sub>	b <sub>1</sub>

$B^n \rightarrow B^m$

**L'espressione**

**ADDER:  $u = i_1 + i_2$**

**SELETORE:  $u = i_{i_n}$**

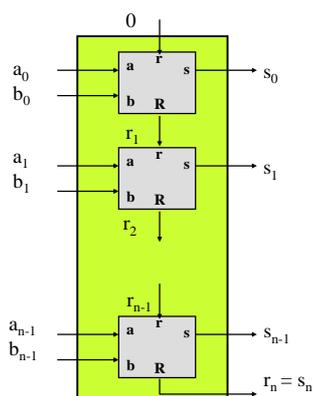


### Struttura: composizione e decomposizione

La composizione in serie e/o in parallelo di macchine combinatorie è ancora una macchina combinatoria

Ogni macchina combinatoria può essere decomposta fino ad individuare una disposizione in serie/parallelo di gate

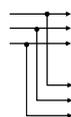
### Composizione in serie di Full Adder



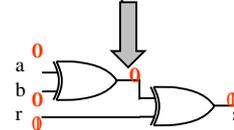
### Decomposizione di un Full Adder

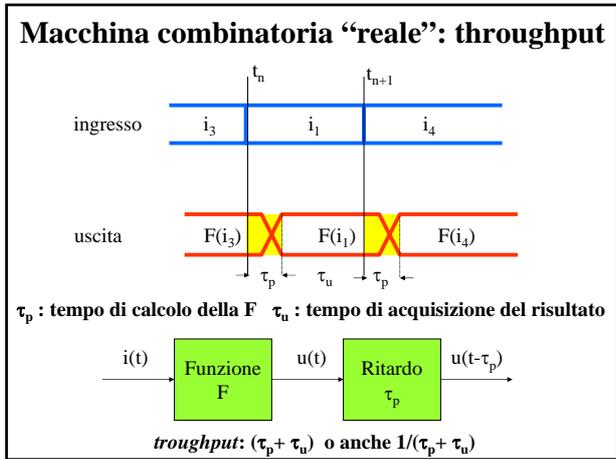


r <sub>i</sub>	a <sub>i</sub>	b <sub>i</sub>	r <sub>i+1</sub>	s <sub>i</sub>
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

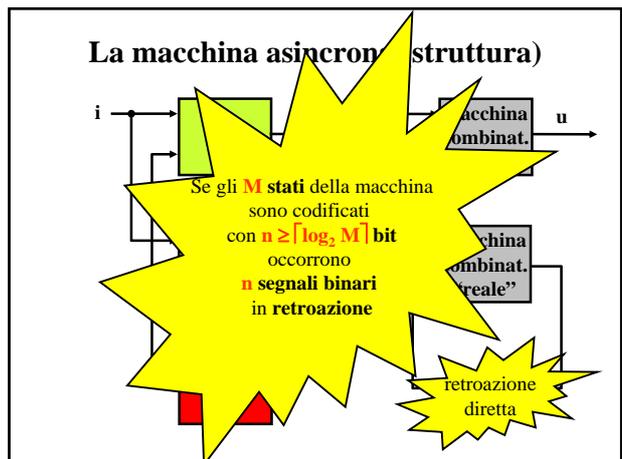
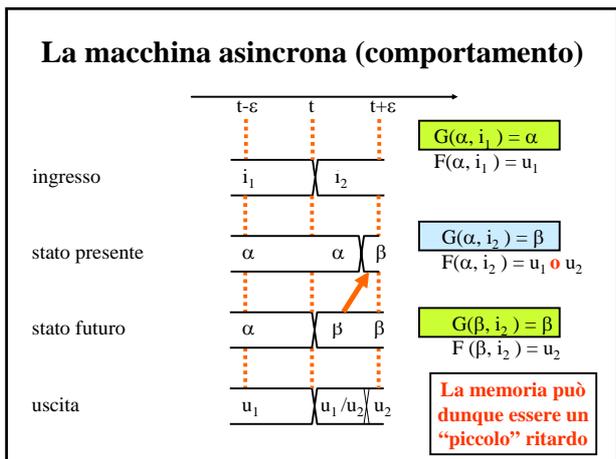


s=1 se e solo se in ingresso c'è un n° dispari di "uni"

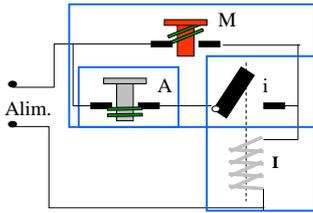




## 3.2 La macchina asincrona



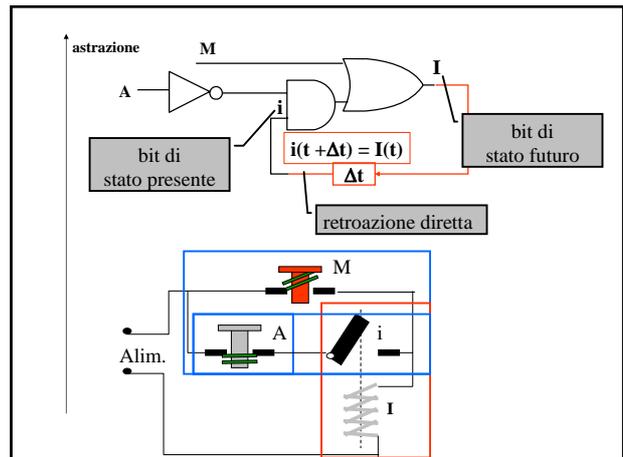
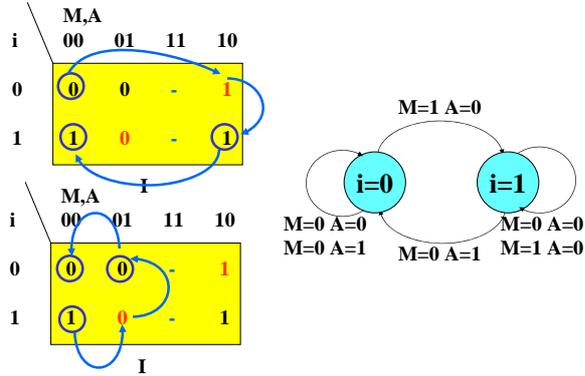
### Analisi del relè ad autoritenuta



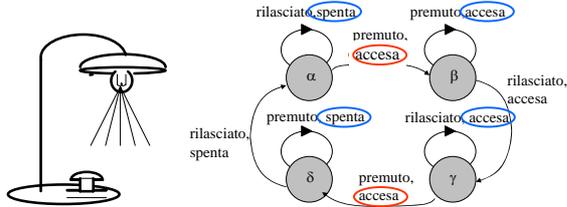
### Tabulazione degli esperimenti

		stato presente		stato futuro		
Pulsante M	Pulsante A	Interruttore i	Corrente I	Situazione		
rilasciato	rilasciato	aperto	0	0	stabile	
rilasciato	rilasciato	chiuso	1	1	stabile	
prelucato	rilasciato	aperto	1	0	instabile	
prelucato	rilasciato	chiuso	1	1	stabile	
rilasciato	prelucato	aperto	0	0	stabile	
rilasciato	prelucato	chiuso	0	0	instabile	
prelucato	prelucato	aperto	1	0	inutile	
prelucato	prelucato	chiuso	1	1	inutile	

### Relè con autoritenuta: tabella di flusso e grafo degli stati



### Un esempio di macchina asincrona: la lampada da tavolo



pulsante  $i \in I: \{\text{rilasciato, premuto}\}$   
 lampadina  $u \in U: \{\text{spenta, accesa}\}$

**N.B:** durata di una transizione  
 uscita durante una transizione

	rilasciato	premuto
$\alpha$	$\alpha$ , spenta	$\beta$ , accesa
$\beta$	$\gamma$ , accesa	$\beta$ , accesa
$\gamma$	$\gamma$ , accesa	$\delta$ , accesa
$\delta$	$\alpha$ , spenta	$\delta$ , spenta

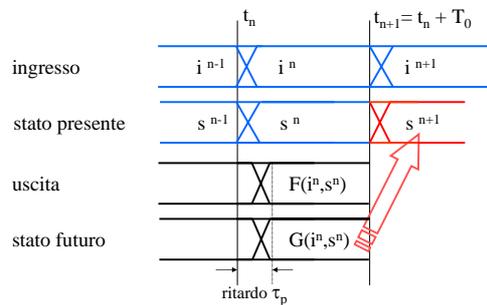


### Segnali sincroni

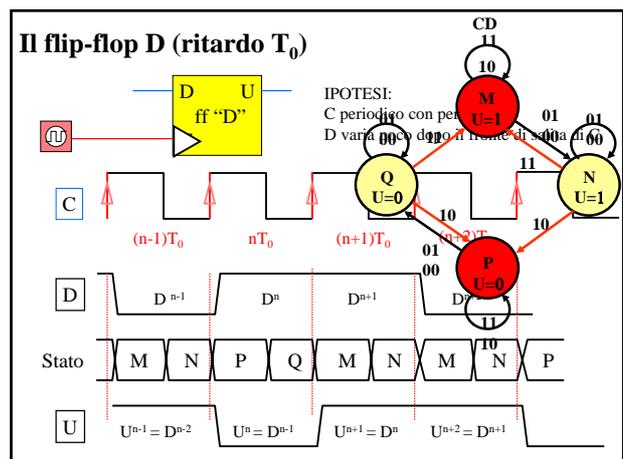
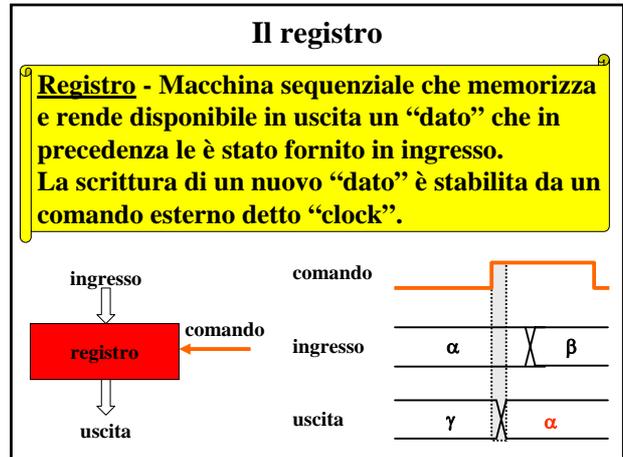
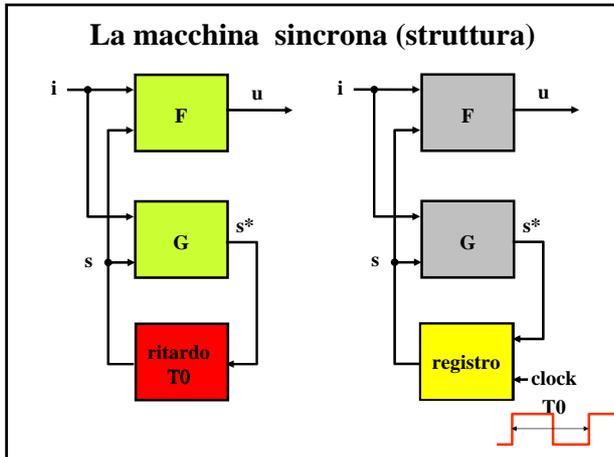
Per ottenere un'esatta misura del tempo  
 la modifica dei segnali di ingresso/uscita/stato  
 deve verificarsi solo in corrispondenza  
 di **istanti di sincronismo** distanziati  
 uno dall'altro di una quantità prefissata  $T_0$

### La macchina sincrona

$T_0$  : intervallo di tempo in cui la macchina non modifica il suo stato



$\tau_p$  : intervallo di tempo impiegato dal calcolo di F e di G



**Il flip-flop genera un segnale sincrono anche se le variazioni di D non sono allineate con gli istanti di sincronismo. Basta che D sia costante al momento del campionamento**

### Il flip-flop come macchina sincrona elementare

$Q^n \backslash$	$D^n=0$	$D^n=1$
0	0,0	1,0
1	0,1	1,1
	$Q^{n+1}, U^n$	

**Macchina di Moore a due stati:  $Q=0$  e  $Q=1$**

$D^n \rightarrow U^n = Q^n = D^{n-1}$

**N.B: tempo di percorrenza di un ramo**

### Addizione colonna per colonna: macchina sequenziale sincrona

bit i-esimo di A → a  
bit i-esimo di B → b  
(i-1)-esimo riporto → r

FA outputs: bit i-esimo di A+B (s), i-esimo riporto (R)

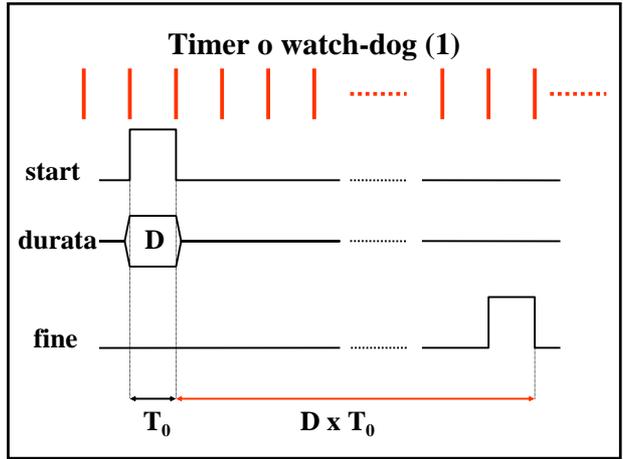
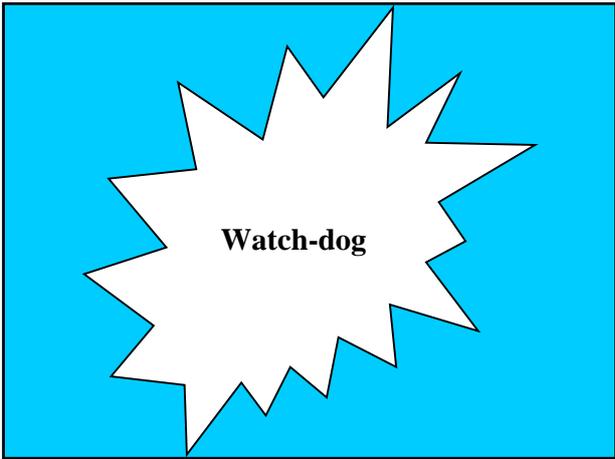
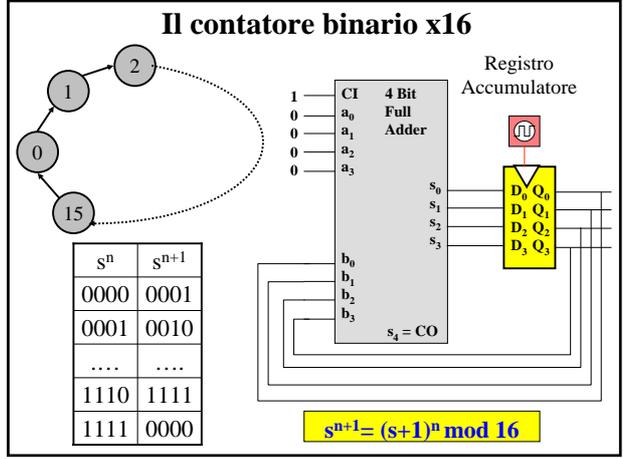
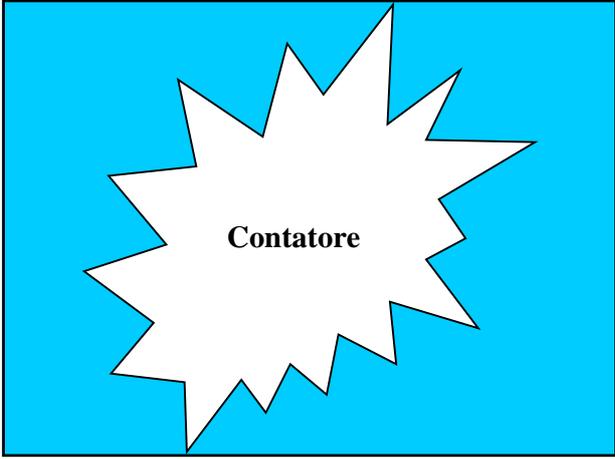
Flip-flop: stato presente (Q), stato futuro (D)

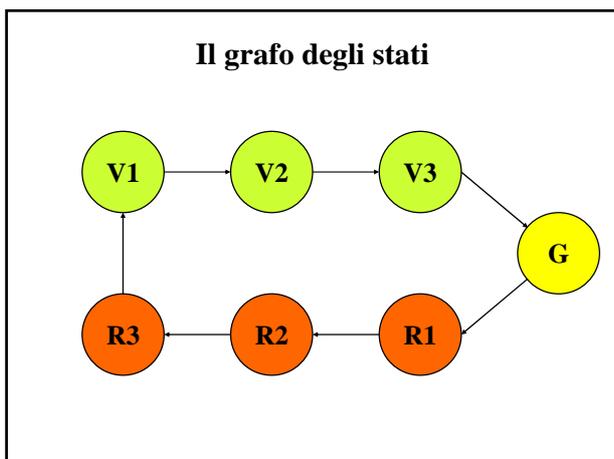
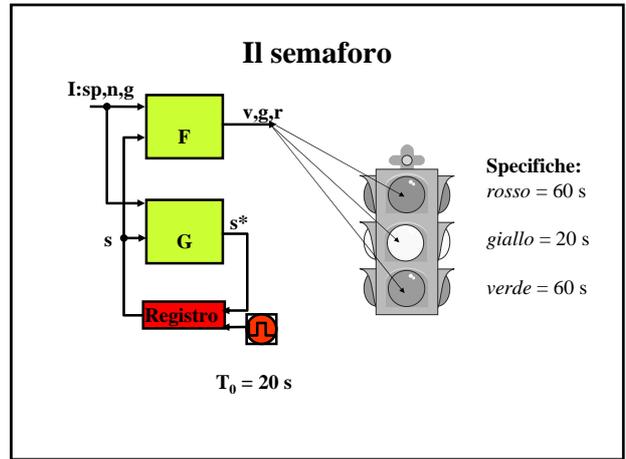
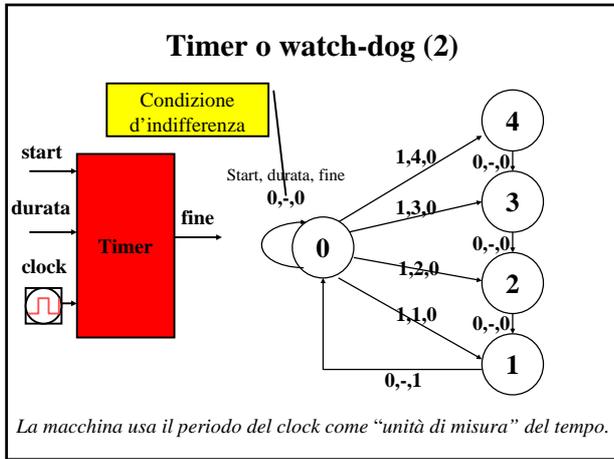
Timing diagram showing bit streams  $a_0, a_1, a_2, \dots$  and  $b_0, b_1, b_2, \dots$  and carry signals  $r_0, r_1, r_2, \dots$  over time  $t_0, t_1, t_2, t_3$ . The initial carry  $s(t_0)=0$  is shown.

Frequency and phase are equal to those of the serial bits. We will see more later:  
 $T_0 \geq \tau_R + \tau_{FA} + \tau_{SU}$

### Il registro da n bit

**Il dato memorizzato nel registro viene sovrascritto ad ogni fronte del clock**





### La tabella di flusso

stato presente	stato futuro	lampada		
		verde	giallo	rosso
V1	V2	accesa	spenta	spenta
V2	V3	accesa	spenta	spenta
V3	G	accesa	spenta	spenta
G	R1	spenta	accesa	spenta
R1	R2	spenta	spenta	accesa
R2	R3	spenta	spenta	accesa
R3	V1	spenta	spenta	accesa

## La macchina sequenziale per il semaforo

### Stato interno

$s = y_2 y_1 y_0$  (7 stati)

### Uscita

$u = z_1 z_2 z_3$  (codice 1 su 3)

### Comportamento:

$s_2 \leftarrow (s+1)_2 \text{ mod } 7$

$u \leftarrow F(s)$

Contatore  
da "zero"  
a "sei"

