

Capitolo 3

Modelli

3.1 – La macchina a stati finiti

3.2 – La macchina combinatoria

3.3 – La macchina asincrona

3.4 – La macchina sincrona

"ex-or"

L'interruttore "compressivo" è chiuso se sono alti o D1 o D2, ma non entrambi

Il gate "ex-or"

D1	D2	L
alto	alto	specia
basso	alto	accia
alto	basso	accia
basso	basso	specia

Due "nor" in retroazione

$V_2 = V_3 = L$
 $V_4 = V_1 = ?$
o H o L

Le due trascodifiche

ENCODER

trascod. da 1 su 4 a binario

x_1, x_2, x_3, x_4	y_1	y_2	y_3	y_4
0 0 0 0	0	0	0	0
0 0 0 1	0	0	1	0
0 0 1 0	0	1	0	0
0 1 0 0	0	1	1	0
1 0 0 0	1	0	0	0

DECODER

trascod. da binario a 1 su 4

y_1, y_2, y_3, y_4	x_1	x_2	x_3	x_4
0 0 0 0	0	0	0	0
0 0 0 1	0	0	0	1
0 0 1 0	0	0	1	0
0 1 0 0	0	1	0	0
1 0 0 0	1	0	0	0
1 0 0 1	1	0	0	1
1 1 0 0	1	1	0	0
1 1 0 1	1	1	0	1

La conversione P/S di un byte

Ingresso: $b_7, b_6, b_5, b_4, b_3, b_2, b_1, b_0$

Uscita: $b_7, b_6, b_5, b_4, b_3, b_2, b_1, b_0$

Stato: $(000) (001) (010) (011) (100) (101) (110) (111)$

Contatore con 8 stati

Controller

comportamento

struttura

Il modello del "blocco" o "scatola nera"

Alfabeto d'ingresso → ingresso dei dati → **P** → uscita dei risultati → Alfabeto d'uscita

P ↔ relazione ingresso/uscita o di causa/effetto
↳ trasformazione
↳ temporizzazione

Regole "elementari" di composizione

a) in serie: $u \rightarrow M_1 \rightarrow M_2 \rightarrow v$, $u \rightarrow M_2(M_1(i))$, **Funzione composta**
Deve operare prima il blocco a sinistra, poi quello a destra.

b) in parallelo: $u \rightarrow \begin{cases} M_1 \\ M_2 \end{cases} \rightarrow \begin{cases} v_1 \\ v_2 \end{cases}$, $\begin{cases} u_1 = M_1(i) \\ u_2 = M_2(i) \end{cases}$, **Sistema di funzioni**
I due blocchi operano contemporaneamente.

c) in retroazione: $u \rightarrow M_1 \rightarrow v$, $u = M_1(i, s)$, $s = M_2(v)$, $u = M_1(i, M_2(v))$, **Funzione ricorsiva**
È necessario che l'anello completi un calcolo prima di avviarne uno nuovo.

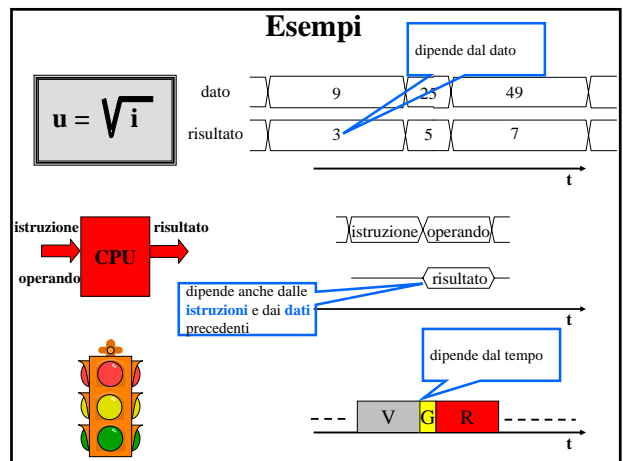
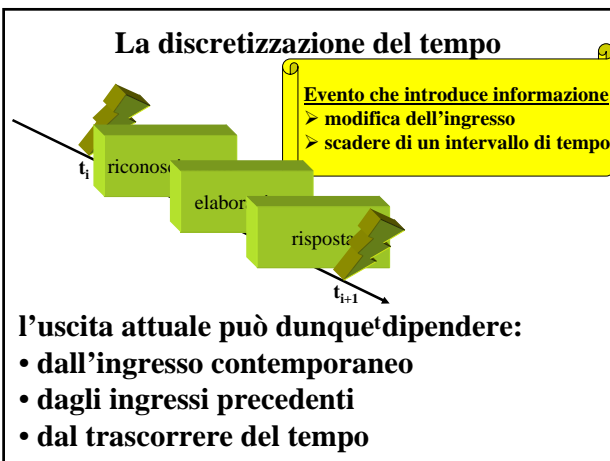
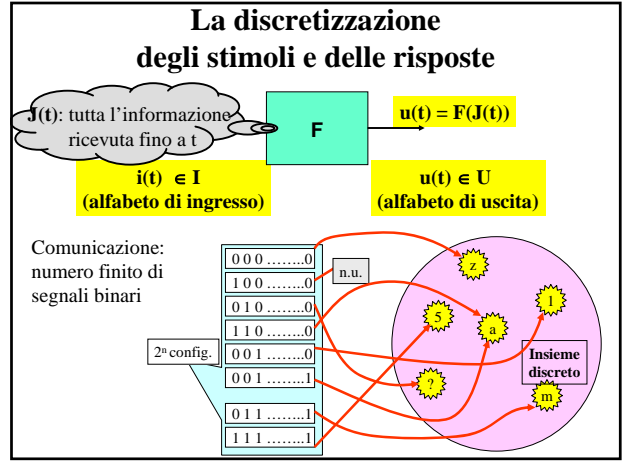
pochi modelli!

pochi componenti primitivi!

3.1

La macchina a stati finiti

Digitale è sinonimo di discreto





Sequenze di ingressi e di uscite

Indichiamo con $t_0, t_1, \dots, t_{n-1}, t_n$
una sequenza finita di istanti in cui si sono verificati degli eventi

l'uscita al generico istante t_n dipende
 > dalla sequenza di ingresso $i(t_0) \Rightarrow i(t_1) \Rightarrow \dots \Rightarrow i(t_{n-1}) \Rightarrow i(t_n)$
 $u(t_n) = F(i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$

e questo come si esprime??

e
 > dalla condizione iniziale della macchina $s(t_0)$.
 $u(t_n) = F(s(t_0), i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$

Lo stato iniziale

$s(t_0) \in S$

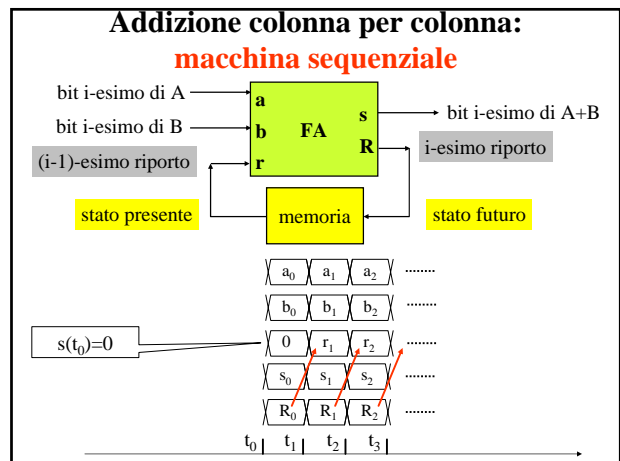
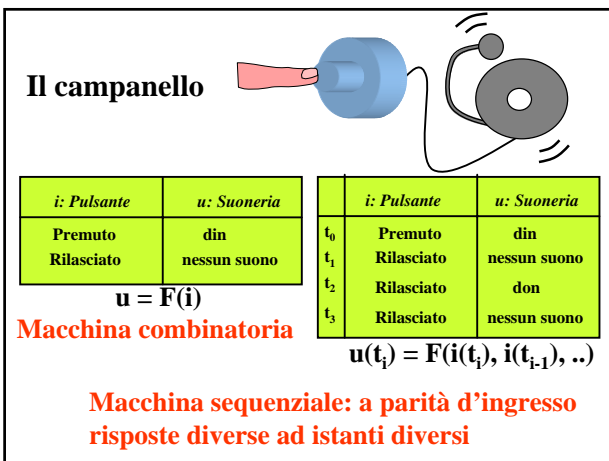
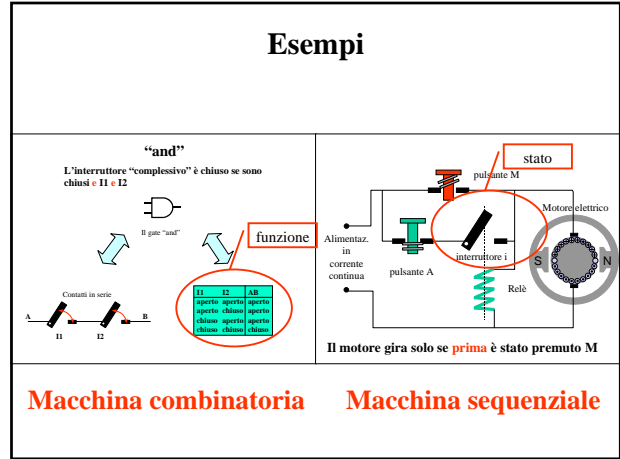
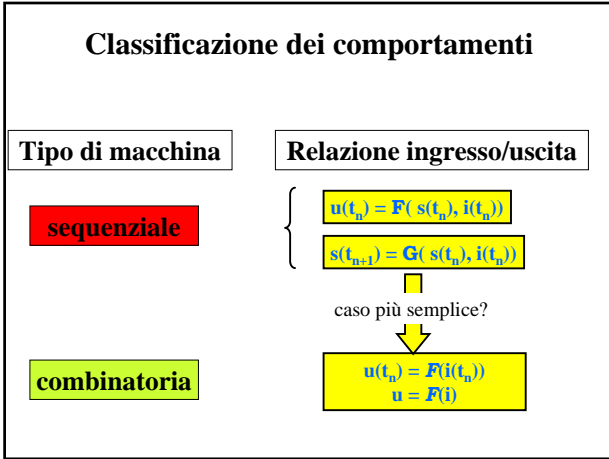
Esempio : il percorso di un'auto dipende non solo dai comandi via via dati con volante, freno, acceleratore, ma anche dalla benzina inizialmente nel serbatoio e dallo stato di usura delle gomme.

Esempio : Non basta caricare un orologio per avere l'ora esatta. L'ora indicata dipende infatti non solo dal n° di scatti che la molla ha dato alle lancette, ma anche dalla loro posizione iniziale.

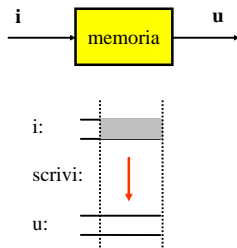
Esempi: digitazione del PIN allo sportello Bancomat,
posizione del bit in uscita dal convertitore P/S

Sequenze di ingressi, di uscite e di stati

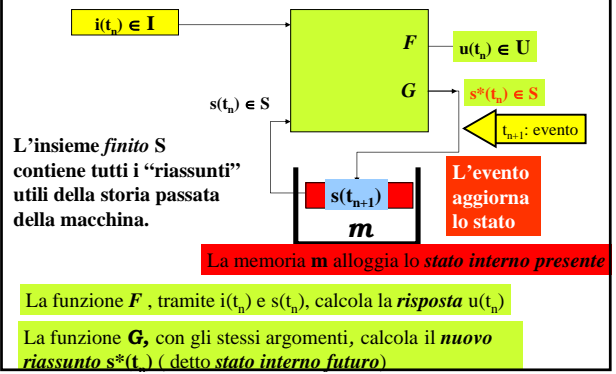
$u(t_0) = F(s(t_0), i(t_0), i(t_1), \dots, i(t_{n-1}), i(t_n))$ $s(t_0) \in S$
 $s(t_1)$
 $u(t_1) = F(s(t_1), i(t_1), \dots, i(t_{n-1}), i(t_n))$ $s(t_1) \in S$
 $s(t_2)$
 ...
 { $u(t_n) = F(s(t_n), i(t_n))$ $s(t_n) \in S$ stato interno **presente**
 $s(t_{n+1}) = G(s(t_n), i(t_n))$ $s(t_{n+1}) \in S$ stato interno **futuro**



La memoria: macchina sequenziale



La struttura della macchina a stati finiti



La FSM (Finite State Machine)

Sistema matematico

$M = \{I, U, S, F, G\}$

formato da 3 INSIEMI

$I: \{i_1, i_2, \dots, i_n\}$ alfabeto di ingresso

$U: \{u_1, u_2, \dots, u_m\}$ alfabeto di uscita

$S: \{s_1, s_2, \dots, s_k\}$ insieme degli stati

e da 2 FUNZIONI

$F: S \times I \rightarrow U$ funzione di uscita

$G: S \times I \rightarrow S$ funzione di aggiornamento dello stato interno

Nella realizzazione occorre una MEMORIA

che mantenga il "vecchio stato" s fino a quando non è necessario

sostituirlo con il "nuovo stato" s^*

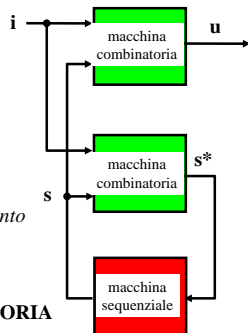
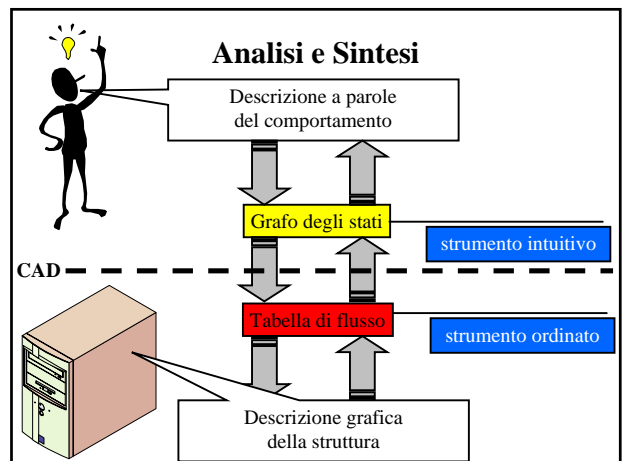
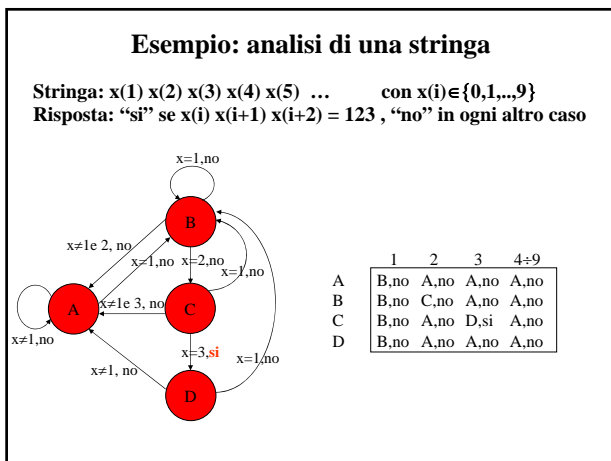
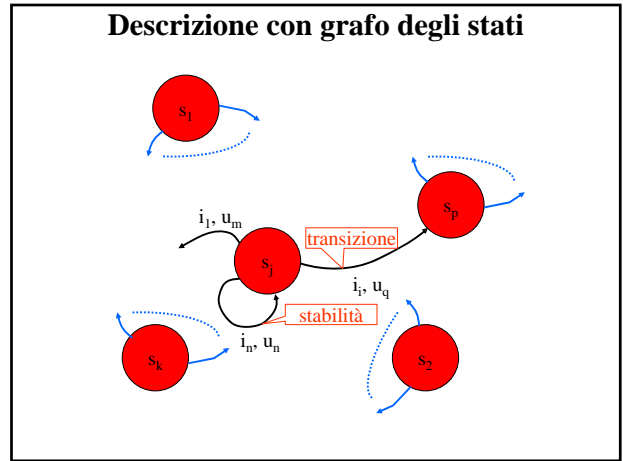
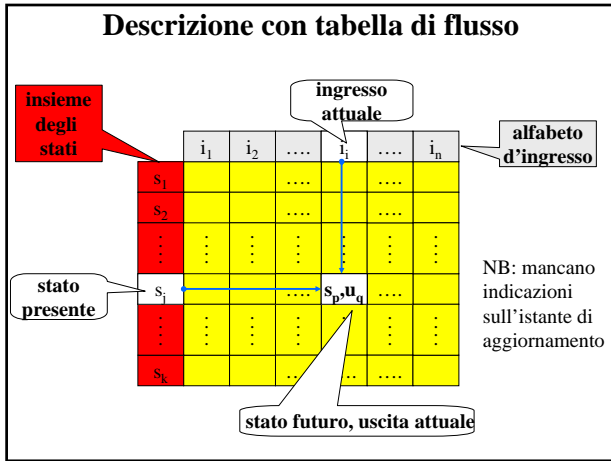
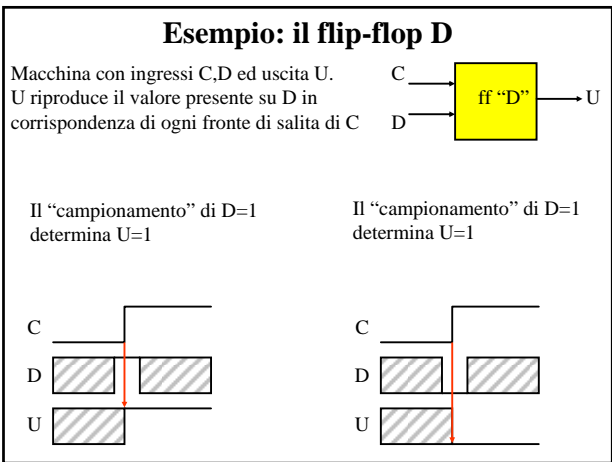
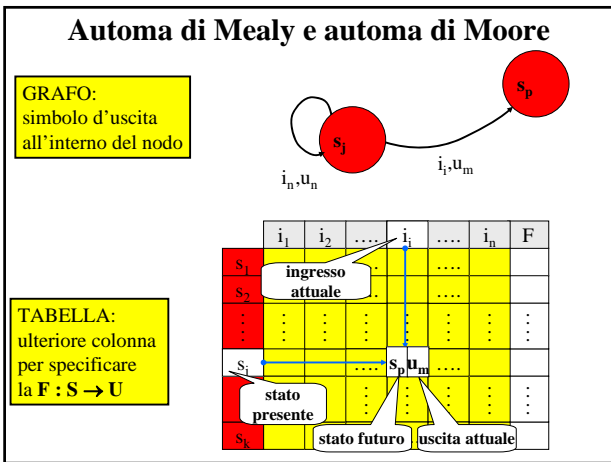
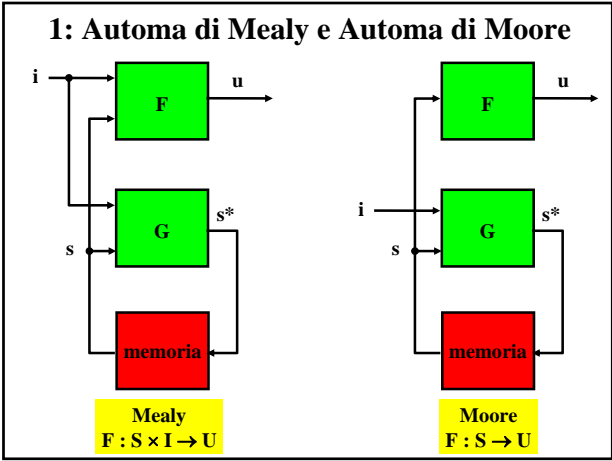
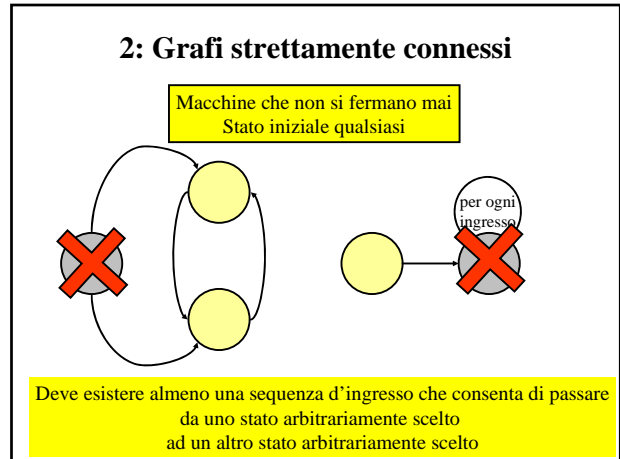
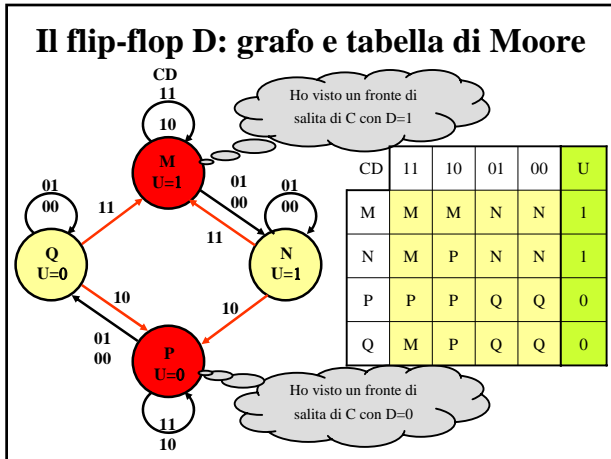


Tabella di flusso
e
Grafo degli stati



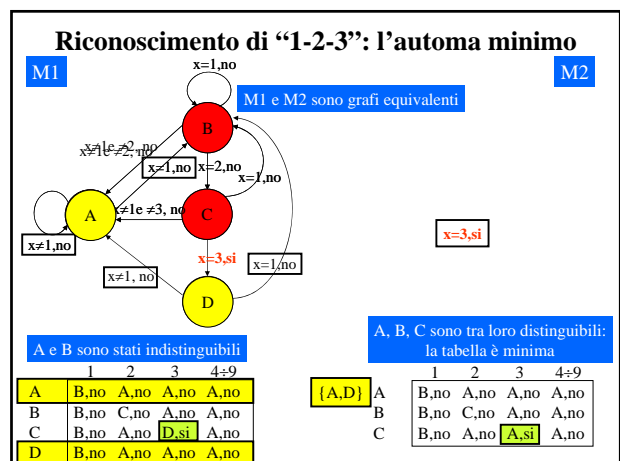


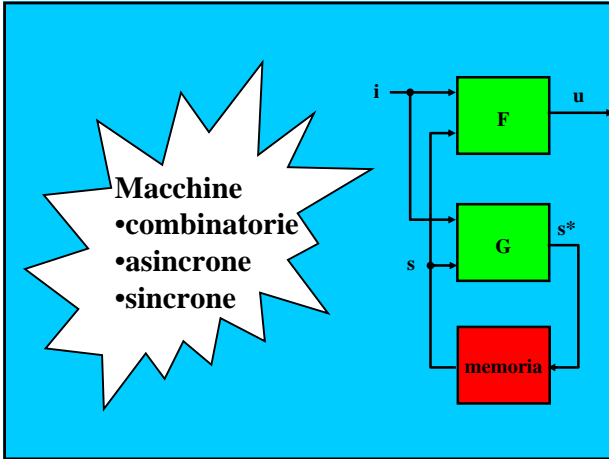


3: Stati indistinguibili e Automi equivalenti

La descrizione con un automa di un comportamento sequenziale **non è unica**

- Stati indistinguibili:** due o più stati a partire dai quali, per ogni possibile sequenza d'ingresso, si ottengono **sequenze d'uscita identiche**
- Automi equivalenti:** automi che descrivono lo stesso comportamento con **differente numero di stati interni**
- Automa minimo:** automa i cui stati interni sono tutti tra loro **distinguibili**





Macchine
 •combinatorie
 •asincrone
 •sincrone

Classificazione delle FSM

N° di stati interni:
 0 o 1 **Macchina combinatoria**

2 o più **Macchina sequenziale**

N° di simboli d'uscita per simbolo d'ingresso:
 1 **Macchina sequenziale asincrona**

2 o più **Macchina sequenziale sincrona**

Evento che può modificare l'uscita
 ➤ modifica dell'ingresso
 ⌚ modifica dello stato ad ogni **ma come misurararlo?**

Esempi

Il relè ad autoritenuta è una macchina **asincrona**:
 MARCIA, finché è premuto, produce passaggio di corrente
 ARRESTO, finché è premuto, impedisce il passaggio di corrente
 MARCIA e ARRESTO, finché non sono premuti, determinano
 o passaggio o assenza di corrente.
 N.B. due effetti per una sola causa, quindi è una macchina sequenziale;
 la durata dell'ingresso non influisce, quindi è una macchina asincrona

Il semaforo è una **macchina sincrona**:
 Il GIALLO sostituisce il VERDE solo dopo che è trascorsa una
 prefissata quantità di tempo.
 Il ROSSO sostituisce il GIALLO solo dopo che è trascorsa una
 prefissata quantità di tempo.
 Il VERDE sostituisce il ROSSO solo dopo che è trascorsa una
 prefissata quantità di tempo.
 N.B. effetti diversi a istanti successivi e senza modifica
 dell'ingresso, quindi è una macchina sequenziale sincrona

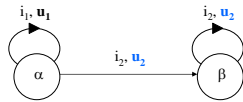
Macchine asincrone e sincrone

Macchina asincrona - Lo stato e l'uscita possono cambiare solo se cambia l'ingresso.
 La "durata" dell'ingresso non produce informazione.
 Ogni stato diventa "stabile" per l'ingresso che lo ha causato
 "se $s^*=G(s,i)$ allora anche $s^*=G(s^*,i)$ "

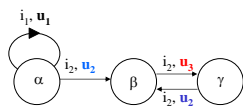
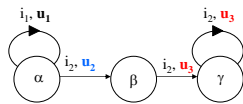
Macchina sincrona - Lo stato e l'uscita possono cambiare solo allo scadere di un prefissato intervallo di tempo T_0
 (istanti di sincronismo $t = T_0, 2T_0, 3T_0, \dots$).
 Ipotesi: durante l'intervallo l'ingresso è costante
 $u^n = F(s^n, i^n)$
 $s^{n+1} = s^{*n} = G(s^n, i^n)$
 L'intervallo compreso tra due successivi istanti di sincronismo è l'unità di misura del tempo.

Grafo di comportamenti asincroni e sincroni

Macchina asincrona: ogni nuovo ingresso produce subito una stabilità e genera quindi **un solo nuovo** simbolo d'uscita

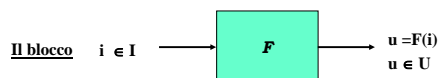


Macchina sincrona: un nuovo ingresso produce **una sequenza**, finita o periodica, di transizioni di stato e di simboli d'uscita



Macchina combinatoria "ideale": la funzione

Elaborazione combinatoria: per ogni $i \in I$ esiste un solo $u \in U$ che gli corrisponde. **NON c'è MEMORIA, NON c'è RETROAZIONE**



Encoder e Decoder

x_3, x_2, x_1, x_0	y_2, y_1
0000	00
0001	00
0010	01
0011	01
0100	10
0101	10
0110	11
0111	11

y_2, y_1	z_3, z_2, z_1, z_0
00	0000
01	0001
10	0010
11	0011
00	0100
01	0101
10	0110
11	0111

Full Adder

a, b, c	s	c
000	0	0
001	0	1
010	0	1
011	1	0
100	1	0
101	1	1
110	1	1
111	0	1

Full Subtractor

a, b, b_1	d	p
000	0	0
001	1	1
010	0	1
011	0	1
100	1	1
101	1	0
110	0	0
111	1	1

Il Multiplexer a due vie

s, i_1, i_0	u
00	0
01	0
10	1
11	1

se $a=0$ allora $u=i_0$
altrimenti $u=i_1$

Descrizione del comportamento

La tabella

i: var. indipendente
u: var. dipendente

i	u = F(i)
a ₁	b ₂
a ₂	b ₃
a ₃	b ₂
a ₄	b ₃
a ₅	b ₁

$B^n \rightarrow B^m$

L'espressione

ADDER: $u = i_1 + i_2$

SELETORE: $u = i_{i_n}$

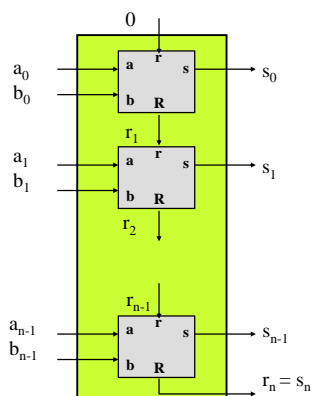


Struttura: composizione e decomposizione

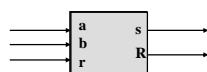
La composizione in serie e/o in parallelo di macchine combinatorie è ancora una macchina combinatoria

Ogni macchina combinatoria può essere decomposta fino ad individuare una disposizione in serie/parallelo di gate

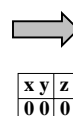
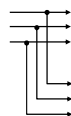
Composizione in serie di Full Adder



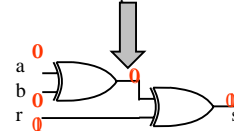
Decomposizione di un Full Adder

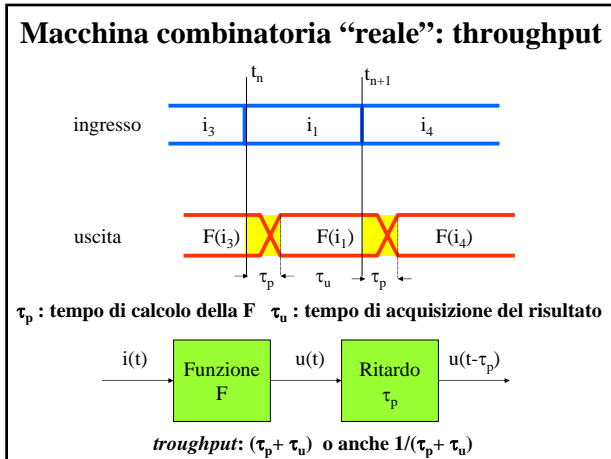


r _i	a _i	b _i	r _{i+1}	s _i
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	1	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

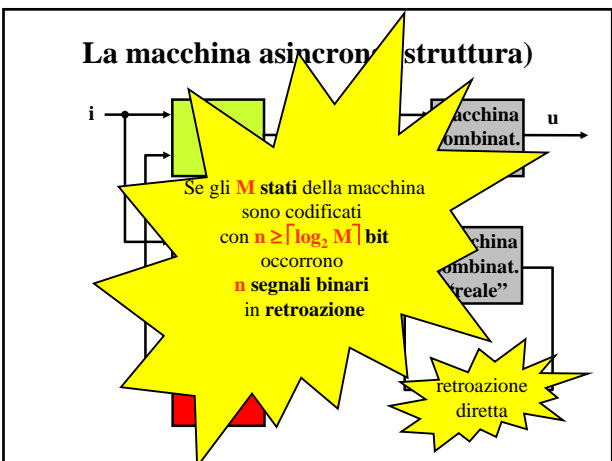
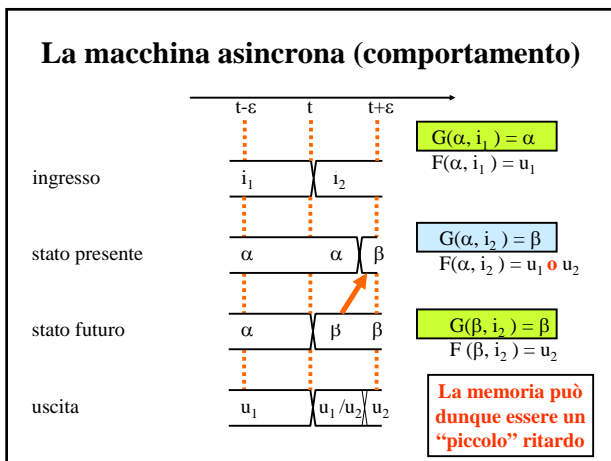


s=1 se e solo se in ingresso c'è un n° dispari di "uni"

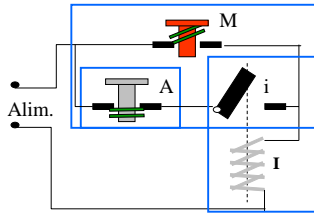




3.2 La macchina asincrona



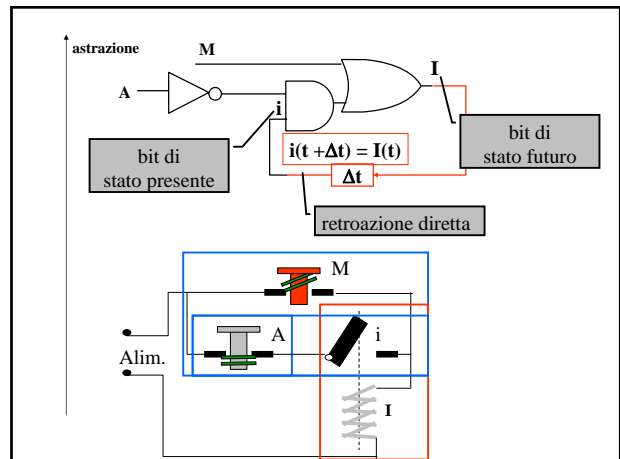
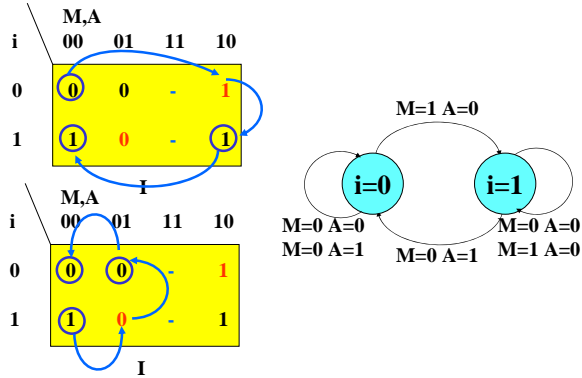
Analisi del relè ad autoritenuta



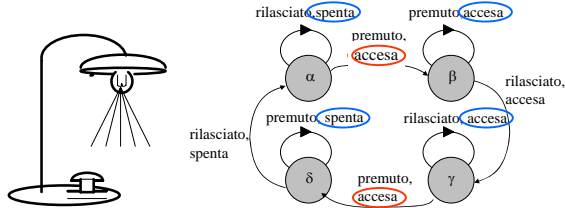
Tabulazione degli esperimenti

Pulsante M	Pulsante A	Interruttore i		Corrente I	Situazione
		stato presente	stato futuro		
rilasciato	rilasciato	aperto	0	0	stabile
rilasciato	rilasciato	chiuso	1	1	stabile
preluto	rilasciato	aperto	0	1	instabile
preluto	rilasciato	chiuso	1	1	stabile
rilasciato	preluto	aperto	0	0	stabile
rilasciato	preluto	chiuso	1	0	instabile
preluto	preluto	aperto	0	1	inutile
preluto	preluto	chiuso	1	1	inutile

Relè con autoritenuta: tabella di flusso e grafo degli stati



Un esempio di macchina asincrona: la lampada da tavolo



pulsante $i \in I: \{\text{rilasciato, premuto}\}$
 lampadina $u \in U: \{\text{spenta, accesa}\}$

N.B: durata di una transizione
 uscita durante una transizione

	rilasciato	premuto
α	α , spenta	β , accesa
β	γ , accesa	β , accesa
γ	γ , accesa	δ , accesa
δ	α , spenta	δ , spenta

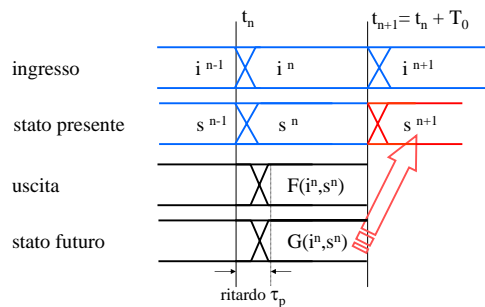


Segnali sincroni

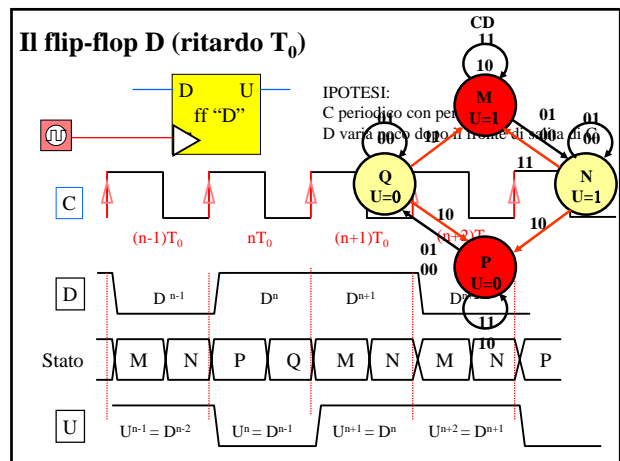
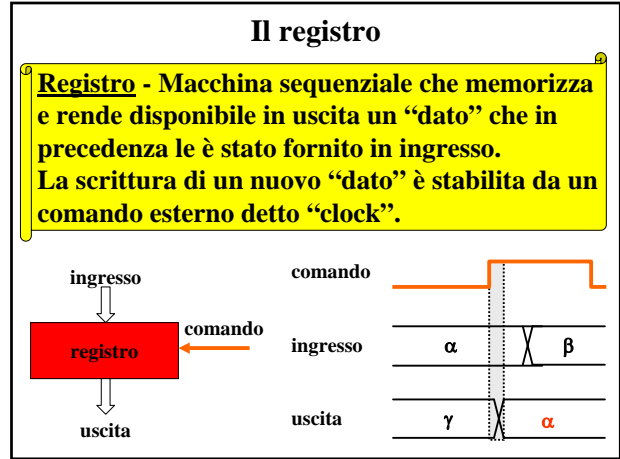
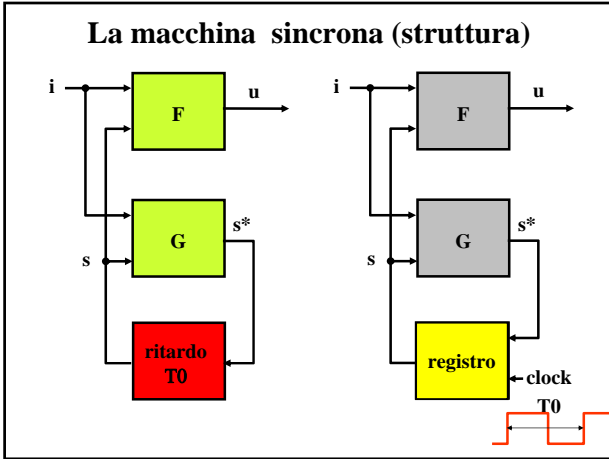
Per ottenere un'esatta misura del tempo
 la modifica dei segnali di ingresso/uscita/stato
 deve verificarsi solo in corrispondenza
 di **istanti di sincronismo** distanziati
 uno dall'altro di una quantità prefissata T_0

La macchina sincrona

T_0 : intervallo di tempo in cui la macchina non modifica il suo stato



τ_p : intervallo di tempo impiegato dal calcolo di F e di G



Il flip-flop genera un segnale sincrono anche se le variazioni di D non sono allineate con gli istanti di sincronismo. Basta che D sia costante al momento del campionamento

Il flip-flop come macchina sincrona elementare

$Q^n \backslash$	$D^n=0$	$D^n=1$
0	0,0	1,0
1	0,1	1,1
	Q^{n+1}, U^n	

Macchina di Moore a due stati: $Q=0$ e $Q=1$

$D^n \rightarrow U^n = Q^n = D^{n-1}$

N.B: tempo di percorrenza di un ramo

Addizione colonna per colonna: macchina sequenziale sincrona

bit i-esimo di A → a
bit i-esimo di B → b
(i-1)-esimo riporto → r

FA outputs: bit i-esimo di A+B (s), i-esimo riporto (R)

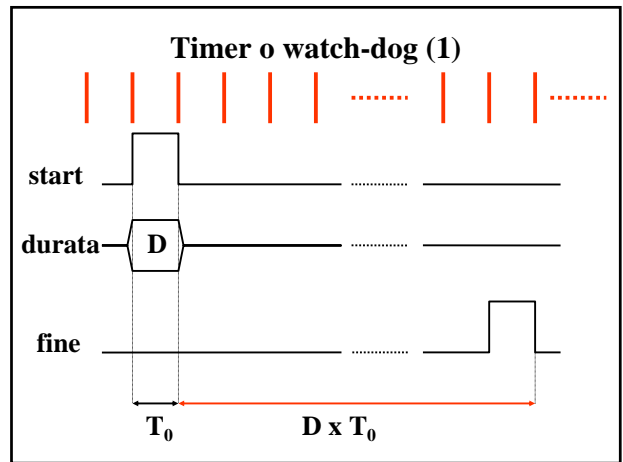
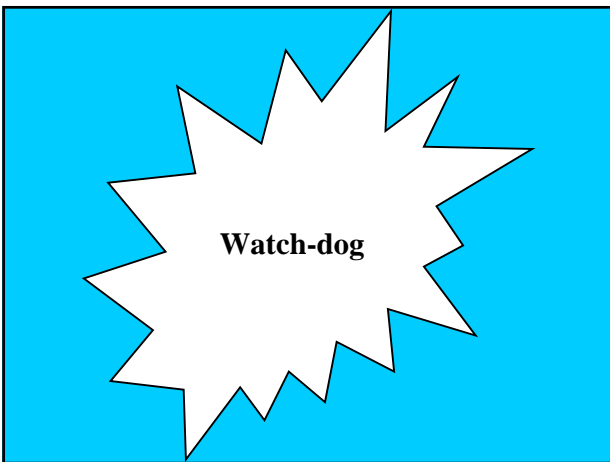
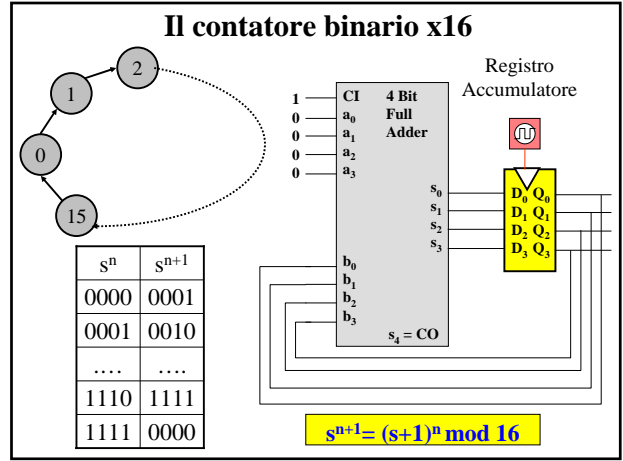
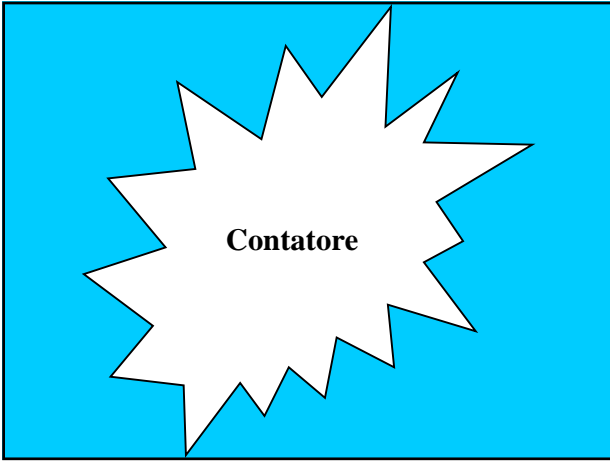
Flip-flop: stato presente (Q), stato futuro (D)

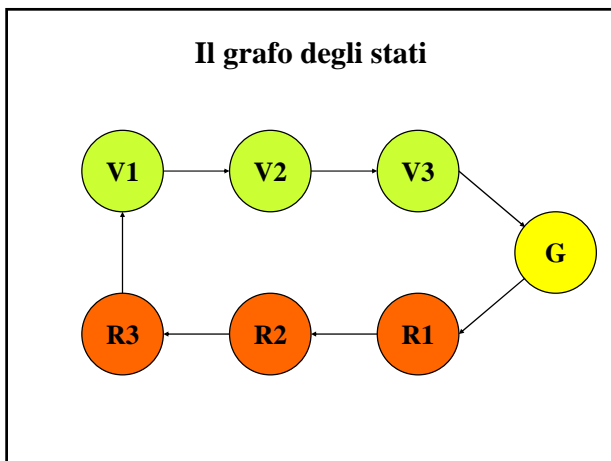
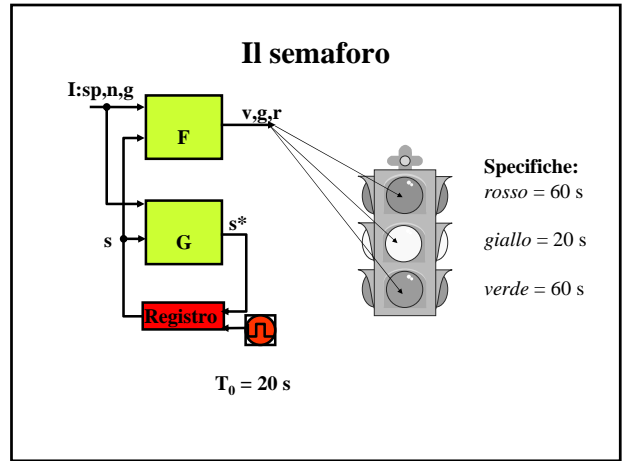
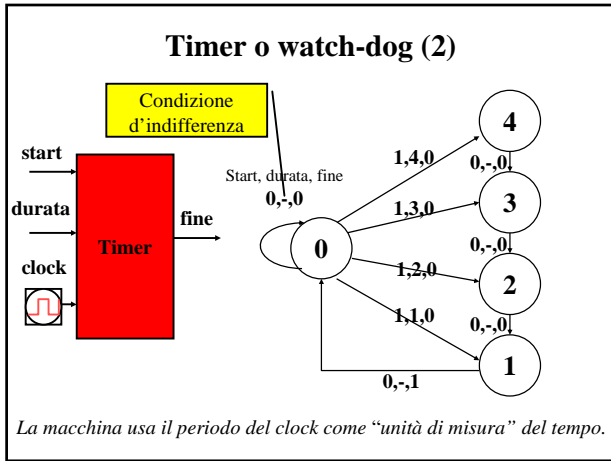
Timing diagram showing bit streams a_0, a_1, a_2, \dots and b_0, b_1, b_2, \dots and carry bits r_0, r_1, r_2, \dots over time t_0, t_1, t_2, t_3 . The initial carry $s(t_0)=0$ is shown.

Frequency and phase are equal to those of the serial bits. We will see more later:
 $T_0 \geq \tau_R + \tau_{FA} + \tau_{SU}$

Il registro da n bit

Il dato memorizzato nel registro viene sovrascritto ad ogni fronte del clock





La tabella di flusso

stato presente	stato futuro	lampada		
		verde	giallo	rosso
V1	V2	accesa	spenta	spenta
V2	V3	accesa	spenta	spenta
V3	G	accesa	spenta	spenta
G	R1	spenta	accesa	spenta
R1	R2	spenta	spenta	accesa
R2	R3	spenta	spenta	accesa
R3	V1	spenta	spenta	accesa

La macchina sequenziale per il semaforo

Stato interno

$s = y_2 y_1 y_0$ (7 stati)

Uscita

$u = z_1 z_2 z_3$ (codice 1 su 3)

Comportamento:

$s_2 \leftarrow (s+1)_2 \text{ mod } 7$

$u \leftarrow F(s)$

Contatore
da "zero"
a "sei"

