

## Capitolo 4

### Reti logiche

- 4.1 - Funzioni, espressioni e schemi logici
- 4.2 - Algebra di commutazione
- 4.3 - Famiglie logiche

## 4.1

### Funzioni, espressioni e schemi logici

### Logica e Reti logiche

1. Tutti gli uomini sono mortali

2. Socrate è un uomo

3. Socrate è mortale

**Rete logica** -Modello matematico che assume come *primitive* alcune semplici modalità di elaborazione di segnali binari e **deduce** da queste in modo rigoroso

- quale struttura soddisfa un dato comportamento,
- quale comportamento ha una data struttura.

### Il modello strutturale delle reti logiche

Configurazioni di n bit che codificano i simboli di un insieme I

Configurazioni di m bit che codificano i simboli di un insieme U

Configurazioni di k bit che codificano i simboli di un insieme S

Configurazioni di k bit che codificano i simboli di un insieme S

- Rete logica sequenziale sincrona** - retroazioni con FF D
- Rete logica sequenziale asincrona** - retroazioni dirette
- Rete logica combinatoria** - nessuna retroazione

### Rete logica combinatoria

**Rete logica combinatoria** - I valori dei segnali d'uscita dipendono solo dai valori contemporanei dei segnali d'ingresso.

### Struttura & Comportamento di una rete logica combinatoria

Espressione

Tabella della verità

operazioni logiche

porte logiche

Struttura combinatoria

$x_1 x_2 x_3 \dots x_n$	$z = F(x_1, \dots, x_n)$
0 0 0 ..... 0	0 oppure 1
1 0 0 ..... 0	0 oppure 1
0 1 0 ..... 0	0 oppure 1
1 1 0 ..... 0	0 oppure 1
0 0 1 ..... 0	0 oppure 1
...	...
0 1 1 ..... 1	0 oppure 1
1 1 1 ..... 1	0 oppure 1

sintesi

analisi

## Descrizione matematica del comportamento delle reti combinatorie

- **Variabili binarie:** indipendenti e dipendenti
- **Funzioni booleane:** complete e incomplete
- **Operazioni logiche:** simboli e regole
- **Espressioni logiche:** funzioni e schemi



## Funzioni di variabili binarie



**Funzione completa di n variabili binarie  $z = F(x_1, x_2, \dots, x_n)$**   
 Insieme di  $2^n$  coppie ordinate  $\{x, z \mid x \in B^n, z \in B\}$  formate da una configurazione di valori delle variabili indipendenti  $x_i$  e dal corrispondente valore della variabile dipendente  $z$ .

**Il numero di distinte funzioni di n variabili binarie è finito.**  
 $\Phi(n) = 2^{2^n}$

4 funzioni di 1 variabile,  
 16 funzioni di 2 variabili,  
 256 funzioni di 3 variabili,  
 65.536 funzioni di 4 variabili, ecc.

**Funzione incompleta o non completamente specificata**  
 Il dominio è un sottoinsieme di  $B^n$  Esempio: BCD  $\rightarrow$  7 segmenti

## Tabella della verità

**Tabella della verità - Descrizione tabellare di una funzione di variabili binarie.**

n+1 colonne

$x_1$	$x_2$	...	$x_n$	$F(x_1, x_2, \dots, x_n)$
0	0	0	...	0 oppure 1 oppure -
1	0	0	...	0 oppure 1 oppure -
0	1	0	...	0 oppure 1 oppure -
1	1	0	...	0 oppure 1 oppure -
0	0	1	...	0 oppure 1 oppure -
...	...	...	...	...
0	1	1	...	0 oppure 1 oppure -
1	1	1	...	0 oppure 1 oppure -

2^n righe

Funzioni incomplete

## Funzioni di una e di due variabili

x	$f_0$	$f_1$	$f_2$	$f_3$
0	0	1	0	1
1	0	1	1	0

4 funzioni di una variabile

$f_0, f_3$ : costanti 0 e 1  
 $f_1$ : identità o buffer  
 $f_2$ : not

$x_0$	$x_1$	$f_0$	$f_1$	$f_2$	$f_3$	$f_4$	$f_5$	$f_6$	$f_7$	$f_8$	$f_9$	$f_{10}$	$f_{11}$	$f_{12}$	$f_{13}$	$f_{14}$	$f_{15}$
0	0	0	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1
0	1	0	1	0	1	1	0	0	1	1	0	0	1	0	1	0	1
1	0	0	1	1	0	0	1	1	0	0	1	0	1	1	0	1	0
1	1	0	1	1	1	0	0	1	1	0	1	0	1	1	0	1	0

16 funzioni di due variabili

$f_0, f_{15}$ : costanti 0 e 1  
 $f_3, f_5$ : identità o buffer  
 $f_{12}, f_{10}$ : not  
 $f_1$ : and  
 $f_{14}$ : nand  
 $f_7$ : or  
 $f_8$ : nor  
 $f_9$ : equivalence  
 $f_6$ : ex-or  
 $f_{13}$ :  $x_0=1$  implica  $x_1=1$   
 $f_{11}$ :  $x_1=1$  implica  $x_0=1$   
 $f_2$ : complemento di  $f_{13}$   
 $f_4$ : complemento di  $f_{11}$

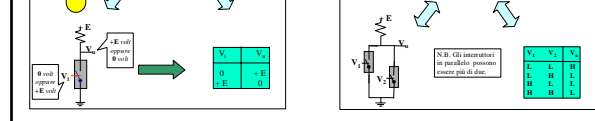
funzioni complementari

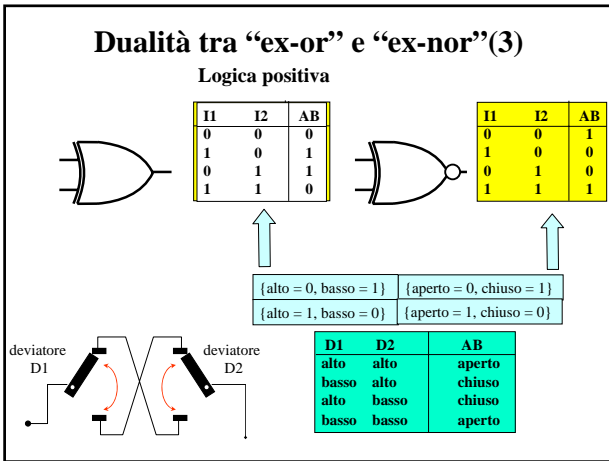
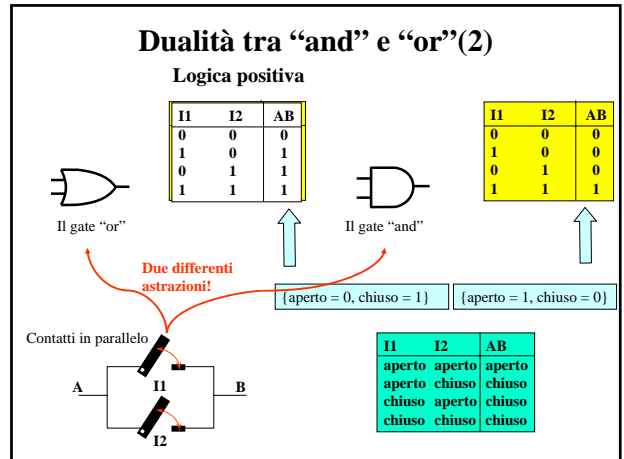
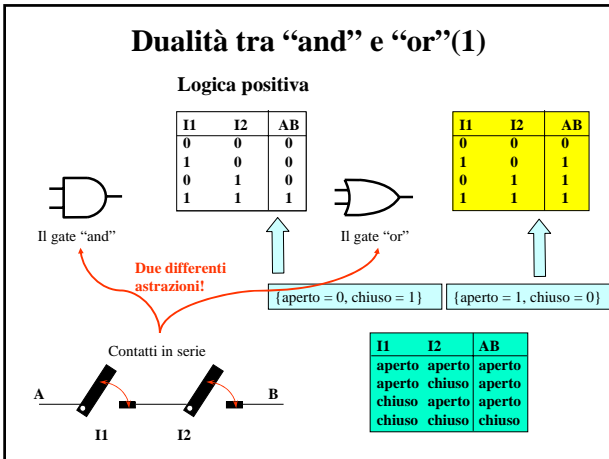
## Porte logiche

Strutture e comportamenti elementari (3)

Strutture e comportamenti elementari (4)

**Gate o porte logiche. Strutture formate da uno o più interconnessioni di porte elementari. I nomi Buffer, Not, And, Or, Nand, Nor, Ex-or, Ex-nor e le loro denominazioni possono essere scambiate senza che si modifichi la relazione di causa/effetto.**





### Funzioni e operazioni

**F = "F è descritta da .."**      **\* operatore**

Operazioni a un operando      Operazioni a due operandi

$F(x) = *(x)$        $F(x,y) = *(x,y)$   
 $F(x) = (x)*$        $F(x,y) = x*y$

Esempi:  
 radice  
 logaritmo  
 potenza  
 derivata  
 modulo

**Operazioni logiche**

Esempi:  
 addizione  
 sottrazione  
 moltiplicazione  
 divisione  
 Min, Max

### Identità : $z = x$

Regole:  $0 = 0$   
 $1 = 1$

Funzione: 

x	z
0	0
1	1

Realizzazione:

---

### Complementazione : $x', \bar{x}, \neg x$

Regole:  $0' = 1$   
 $1' = 0$

Funzione: 

x	z
0	1
1	0

Realizzazione:

= : il complemento di 0 vale 1

**Somma logica:  $x + y, x \vee y$**

**Regole:**  
 $0 + 0 = 0$   
 $0 + 1 = 1$   
 $1 + 0 = 1$   
 $1 + 1 = 1$

**Funzione:**

x	y	z
0	0	0
0	1	1
1	0	1
1	1	1

**Realizzazione:**

**Prodotto logico:  $x \cdot y, xy, x \wedge y$**

**Regole:**  
 $0 \cdot 0 = 0$   
 $0 \cdot 1 = 0$   
 $1 \cdot 0 = 0$   
 $1 \cdot 1 = 1$

**Funzione:**

x	y	z
0	0	0
0	1	0
1	0	0
1	1	1

**Realizzazione:**

**Somma modulo due:  $x \oplus y$**

**Regole:**  
 $0 \oplus 0 = 0$   
 $0 \oplus 1 = 1$   
 $1 \oplus 0 = 1$   
 $1 \oplus 1 = 0$

**Funzione:**

x	y	z
0	0	0
0	1	1
1	0	1
1	1	0

**Realizzazione:**

**Equivalenza:  $x \equiv y$**

**Regole:**  
 $0 \equiv 0 = 1$   
 $0 \equiv 1 = 0$   
 $1 \equiv 0 = 0$   
 $1 \equiv 1 = 1$

**Funzione:**

x	y	z
0	0	1
0	1	0
1	0	0
1	1	1

**Realizzazione:**

**Nand (operazione di Shaffer):  $z = x \uparrow y$**

**Regole:**  
 $0 \uparrow 0 = 1$   
 $0 \uparrow 1 = 1$   
 $1 \uparrow 0 = 1$   
 $1 \uparrow 1 = 0$

**Funzione:**

x	y	z
0	0	1
0	1	1
1	0	1
1	1	0

**Realizzazione:**

**Nor (operazione di Pierce):  $z = x \downarrow y$**

**Regole:**  
 $0 \downarrow 0 = 1$   
 $0 \downarrow 1 = 0$   
 $1 \downarrow 0 = 0$   
 $1 \downarrow 1 = 0$

**Funzione:**

x	y	z
0	0	1
0	1	0
1	0	0
1	1	0

**Realizzazione:**

### Operazioni e Espressioni

$f_1(x) = x$    
 $f_7(x,y) = x + y$    
 $f_3(x,y) = x \cdot y$    
 $f_6(x,y) = x \oplus y$   
 $f_2(x) = x'$    
 $f_8(x,y) = x \downarrow y$    
 $f_{14}(x,y) = x \uparrow y$    
 $f_9(x,y) = x \equiv y$

**Espressione logica** - Stringa formata da costanti, bit, operatori logici e parentesi.

Esempi:  $(x \oplus y) \oplus (z \oplus w)$      $a + (b \cdot c)$   
 $(x \downarrow y) \downarrow 0$

### Valutazione di una espressione

**Valutazione di una espressione di n variabili per una n-pla di valori**

- 1 - Si sostituisce ad ogni variabile il valore che le compete.
- 2 - Partendo dalle parentesi più interne si sostituisce ogni operazione con il suo risultato fino ad ottenere o la costante 0 o la costante 1.

Esempio:  $E(a,b,c) = a+(b \cdot c)$  per  $a=0, b=1, c=0$   
 $= 0+(1 \cdot 0)$   
 $= 0+0$   
 $= 0$

**N° di valutazioni** - Una espressione di n variabili può essere valutata in  $2^n$  modi diversi.

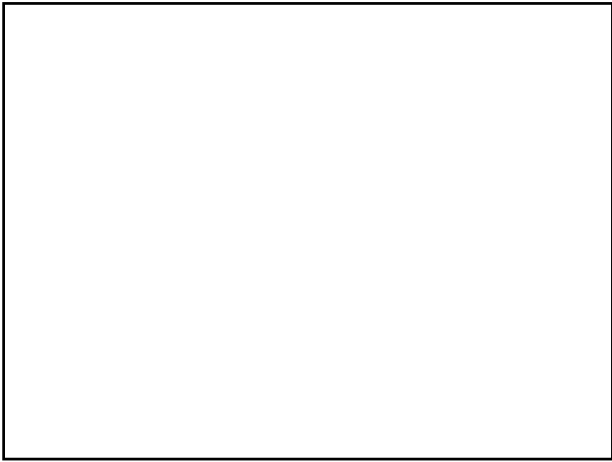
### Espressioni e Funzioni

Le  $2^n$  valutazioni di una espressione  $E(x_1, x_2, \dots, x_n)$  creano  $2^n$  coppie  $x, z$   $\{x, z \mid x \in B^n, z \in B\}$

Esempio:  $E(a,b,c) = a+(b \cdot c)$

a	b	c	E
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

T1) Ogni espressione descrive una e una sola funzione completa.

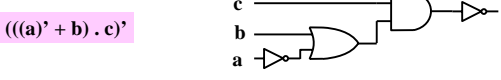
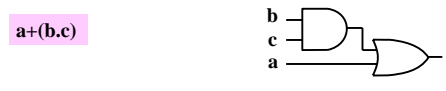


### Espressioni e Schemi logici

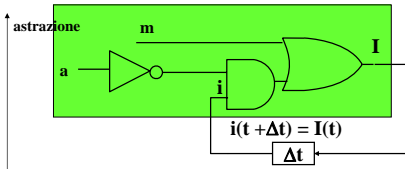
T2) Ogni espressione descrive una struttura formata da gate connessi in serie e/o in parallelo.

Per individuare lo schema descritto da una espressione:  
 1 - si parte dalle parentesi più interne e si traccia il simbolo del gate corrispondente all'operazione, collegandone gli ingressi ai segnali esterni;  
 2 - si procede in modo analogo con le altre coppie di parentesi, considerando via via come ingressi dei nuovi gate anche le uscite di quelli già tracciati.

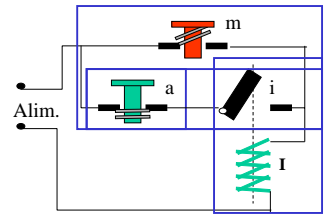
### Esempi



N.B. - Lo schema logico di una espressione non può avere segnali in retroazione (l'uscita di ogni gate dipende da segnali d'ingresso e/o da uscite di gate disposti "a monte").

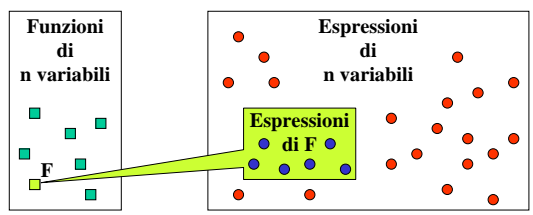


$$I = f(m,a,i) = m + a' . i$$



### Equivalenza tra espressioni

Espressioni equivalenti - Due espressioni  $E_1, E_2$  sono equivalenti, e si scrive  $E_1 = E_2$ , se e solo se descrivono la stessa funzione.



Metodi per dimostrare l'equivalenza: induzione perfetta, manipolazione algebrica

### Proprietà

T3) proprietà commutativa (+, ., ↓, ↑, ⊕, ≡)

$$a * b = b * a$$

T4) proprietà associativa (+, ., ⊕)

$$(a * b) * c = a * (b * c) = a * b * c$$

T5) complementi:

$$(x + y)' = x \downarrow y$$

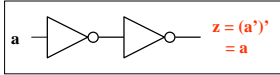
$$(x . y)' = x \uparrow y$$

$$(x \equiv y)' = x \oplus y$$

N.B. il pallino!

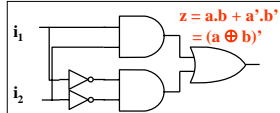
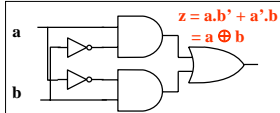
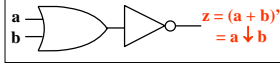
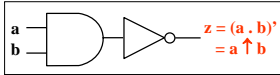
### Insiemi di gate (1)

**Insieme AND, OR, NOT** - Disponendo opportunamente in serie/parallelo soltanto questi tre tipi di gate è possibile ottenere il comportamento di tutti gli altri.



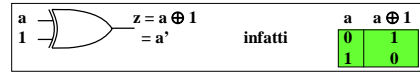
infatti:

a	a'	(a')'
0	1	0
1	0	1



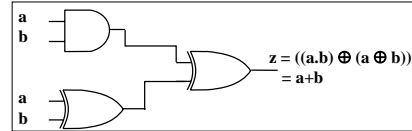
### Insiemi di gate (2)

**Insieme EX-OR, AND** - Disponendo opportunamente in serie/parallelo soltanto questi due tipi di gate è possibile ottenere il comportamento di tutti gli altri.



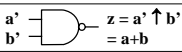
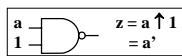
infatti:

a	a ⊕ 1
0	1
1	0



### Insiemi di gate (3)

**NAND** - Disponendo opportunamente in serie/parallelo solo questo tipo di gate è possibile ottenere il comportamento di tutti gli altri.



Dimostrazione per induzione perfetta →

a	b	a + b	a' · b'	a' ↑ b'
0	0	0	1	0
0	1	1	0	1
1	0	1	0	1
1	1	1	0	1

### Calcolo delle proposizioni

Assegnata una qualsiasi funzione di variabili binarie, è possibile descriverla con una espressione contenente solo le operazioni eseguite dai gate?

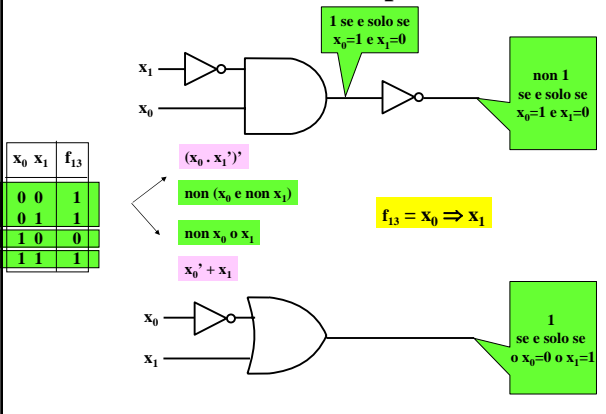
**Proposizione** - Frase o "vera" o "falsa", formata da affermazioni o "vere" o "false" unite dai connettivi o, e, non.

Sia **b** la proposizione "il bit b vale 1".

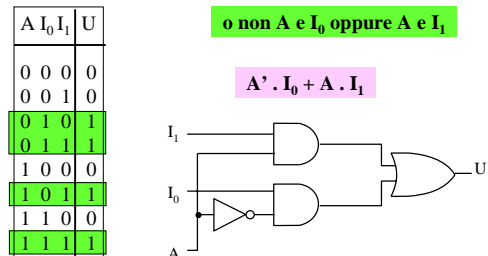
- La frase "F(x,y) vale 1 se o x vale 1 o y vale 1"
- descrive la funzione "or"
  - è equivalente alla proposizione "o x o y"
  - (vera per 01,10,11 e falsa per 00)
  - è equivalente all'espressione  $x + y$

"vero" → 1
"falso" → 0
"e" → ·
"o" → +
"non" → ' (apostrophe)

### Sintesi di una delle implicazioni



### Sintesi di un SELETTORE a due vie



## Algebre binarie

**Algebra binaria** - Sistema matematico formato da un insieme di operatori definiti assiomaticamente ed atti a descrivere con una espressione ogni funzione di variabili binarie

Calcolo delle proposizioni    Crisippo (250 a.c.)  
{vero, falso} {e, o, non}    G. Boole (1854)  
tre operatori

Algebra di commutazione  
{0, 1} {+, ·, '}  
tre operatori    C. Shannon (1938)

Algebra del nand    Algebra del nor    Algebra lineare  
{0, 1} {↑}    {0, 1} {↓}    {0, 1} {⊕, ·}  
un operatore    un operatore    due operatori